

2009 年全国硕士研究生入学统一考试
计算机科学与技术学科联考
计算机学科专业基础综合试题

一、单项选择题：第 1~40 小题，每小题 2 分，共 80 分。下列每题给出的四个选项中，只有一个选项最符合试题要求。

1. 为解决计算机主机与打印机之间速度不匹配问题，通常设置一个打印数据缓冲区，主机将要输出的数据依次写入该缓冲区，而打印机则依次从该缓冲区中取出数据。该缓冲区的逻辑结构应该是_____。

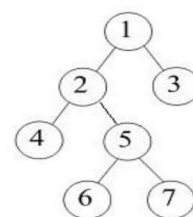
- A. 栈 B. 队列 C. 树 D. 图

2. 设栈 S 和队列 Q 的初始状态均为空，元素 a,b,c,d,e,f,g 依次进入栈 S。若每个元素出栈后立即进入队列 Q，且 7 个元素出队的顺序是 b,d,c,f,e,a,g，则栈 S 的容量至少是_____。

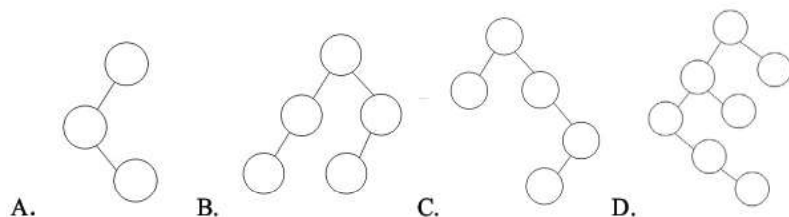
- A. 1 B. 2 C. 3 D. 4

3. 给定二叉树如右图所示。设 N 代表二叉树的根，L 代表根结点的左子树，R 代表根结点的右子树。若遍历后的结点序列是 3, 1, 7, 5, 6, 2, 4，则其遍历方式是_____。

- A. LRN B. NRL C. RLN D. RNL



4. 下列二叉排序树中，满足平衡二叉树定义的是_____。



5. 已知一棵完全二叉树的第 6 层（设根为第 1 层）有 8 个叶结点，则该完全二叉树的结点个数最多是_____。

- A. 39 B. 52 C. 111 D. 119

6. 将森林转换为对应的二叉树，若在二叉树中，结点 u 是结点 v 的父结点的父结点，则在原来的森林中，u 和 v 可能具有的关系是_____。

- I. 父子关系 II. 兄弟关系

III. u 的父结点与 v 的父结点是兄弟关系

- A. 只有 II B. I 和 II C. I 和 III D. I、II 和 III

7. 下列关于无向连通图特性的叙述中，正确的是_____。

I. 所有顶点的度之和为偶数

II. 边数大于顶点个数减 1

III. 至少有一个顶点的度为 1

- A. 只有 I B. 只有 II C. I 和 II D. I 和 III

8. 下列叙述中，不符合 m 阶 B 树定义要求的是_____。

A. 根节点最多有 m 棵子树

B. 所有叶结点都在同一层上

C. 各结点内关键字均升序或降序排列

D. 叶结点之间通过指针链接

9. 已知关键字序列 5, 8, 12, 19, 28, 20, 15, 22 是小根堆（最小堆），插入关键字 3，调整后得到的小根堆是_____。

A. 3, 5, 12, 8, 28, 20, 15, 22, 19

B. 3, 5, 12, 19, 20, 15, 22, 8, 28

C. 3, 8, 12, 5, 20, 15, 22, 28, 19

D. 3, 12, 5, 8, 28, 20, 15, 22, 19

-
10. 若数据元素序列 11, 12, 13, 7, 8, 9, 23, 4, 5 是采用下列排序方法之一得到的第二趟排序后的结果, 则该排序算法只能是_____。
- A. 起泡排序 B. 插入排序 C. 选择排序 D. 二路归并排序
11. 冯·诺依曼计算机中指令和数据均以二进制形式存放在存储器中, CPU 区分它们的依据是_____。
- A. 指令操作码的译码结果 B. 指令和数据的寻址方式
C. 指令周期的不同阶段 D. 指令和数据所在的存储单元
12. 一个 C 语言程序在一台 32 位机器上运行。程序中定义了三个变量 x、y 和 z, 其中 x 和 z 为 int 型, y 为 short 型。当 x=127, y=-9 时, 执行赋值语句 z=x+y 后, x、y 和 z 的值分别是_____。
- A. x=0000007FH, y=FFF9H, z=00000076H
B. x=0000007FH, y=FFF9H, z=FFFF0076H
C. x=0000007FH, y=FFF7H, z=FFFF0076H
D. x=0000007FH, y=FFF7H, z=00000076H
13. 浮点数加、减运算过程一般包括对阶、尾数运算、规格化、舍入和判溢出等步骤。设浮点数的阶码和尾数均采用补码表示, 且位数分别为 5 位和 7 位 (均含 2 位符号位)。若有两个数 $X=2^7 \times 29/32$, $Y=2^5 \times 5/8$, 则用浮点加法计算 X+Y 的最终结果是_____。
- A. 00111 1100010 B. 00111 0100010
C. 01000 0010001 D. 发生溢出
14. 某计算机的 Cache 共有 16 块, 采用 2 路组相联映射方式 (即每组 2 块)。每个主存块大小为 32 字节, 按字节编址。主存 129 号单元所在主存块应装入到的 Cache 组号是_____。
- A. 0 B. 1 C. 4 D. 6
15. 某计算机主存容量为 64KB, 其中 ROM 区为 4KB, 其余为 RAM 区, 按字节编址。现要用 2K×8 位的 ROM 芯片和 4K×4 位的 RAM 芯片来设计该存储器, 则需要上述规格的 ROM 芯片数和 RAM 芯片数分别是_____。
- A. 1、15 B. 2、15 C. 1、30 D. 2、30
16. 某机器字长 16 位, 主存按字节编址, 转移指令采用相对寻址, 由两个字节组成, 第一字节为操作码字段, 第二字节为相对位移量字段。假定取指令时, 每取一个字节 PC 自动加 1。若某转移指令所在主存地址为 2000H, 相对位移量字段的内容为 06H, 则该转移指令成功转移后的目标地址是_____。
- A. 2006H B. 2007H C. 2008H D. 2009H
17. 下列关于 RISC 的叙述中, 错误的是_____。
- A. RISC 普遍采用微程序控制器
B. RISC 大多数指令在一个时钟周期内完成
C. RISC 的内部通用寄存器数量相对 CISC 多
D. RISC 的指令数、寻址方式和指令格式种类相对 CISC 少
18. 某计算机的指令流水线由四个功能段组成, 指令流经各功能段的时间 (忽略各功能段之间的缓存时间) 分别为 90 ns、80 ns、70 ns、和 60 ns, 则该计算机的 CPU 时钟周期至少是_____。
- A. 90 ns B. 80 ns C. 70 ns D. 60 ns
19. 相对于微程序控制器, 硬布线控制器的特点是_____。
- A. 指令执行速度慢, 指令功能的修改和扩展容易
B. 指令执行速度慢, 指令功能的修改和扩展难
C. 指令执行速度快, 指令功能的修改和扩展容易
D. 指令执行速度快, 指令功能的修改和扩展难

-
20. 假设某系统总线在一个总线周期中并行传输 4 字节信息，一个总线周期占用 2 个时钟周期，总线时钟频率为 10MHz，则总线带宽是_____。
- A. 10MB/S B. 20MB/S C. 40MB/S D. 80MB/S
21. 假设某计算机的存储系统由 Cache 和主存组成，某程序执行过程中访存 1 000 次，其中访问 Cache 缺失（未命中）50 次，则 Cache 的命中率是_____。
- A. 5% B. 9.5% C. 50% D. 95%
22. 下列选项中，能引起外部中断的事件是_____。
- A. 键盘输入 B. 除数为 0
C. 浮点运算下溢 D. 访存缺页
23. 单处理机系统中，可并行的是_____。
- I 进程与进程 II 处理机与设备 III 处理机与通道 IV 设备与设备
- A. I、II 和 III B. I、II 和 IV
C. I、III 和 IV D. II、III 和 IV
24. 下列进程调度算法中，综合考虑进程等待时间和执行时间的是_____。
- A. 时间片轮转调度算法 B. 短进程优先调度算法
C. 先来先服务调度算法 D. 高响应比优先调度算法
25. 某计算机系统中有 8 台打印机，由 K 个进程竞争使用，每个进程最多需要 3 台打印机。该系统可能会发生死锁的 K 的最小值是_____。
- A. 2 B. 3 C. 4 D. 5
26. 分区分配内存管理方式的主要保护措施是_____。
- A. 界地址保护 B. 程序代码保护 C. 数据保护 D. 栈保护
27. 一个分段存储管理系统中，地址长度为 32 位，其中段号占 8 位，则最大段长是_____。
- A. 2^8 字节 B. 2^{16} 字节 C. 2^{24} 字节 D. 2^{32} 字节
28. 下列文件物理结构中，适合随机访问且易于文件扩展的是_____。
- A. 连续结构 B. 索引结构
C. 链式结构且磁盘块定长 D. 链式结构且磁盘块变长
29. 假设磁头当前位于第 105 道，正在向磁道序号增加的方向移动。现有一个磁道访问请求序列为 35, 45, 12, 68, 110, 180, 170, 195，采用 SCAN 调度(电梯调度)算法得到的磁道访问序列是_____。
- A. 110,170,180,195,68,45,35,12 B. 110,68,45,35,12,170,180,195
C. 110,170,180,195,12,35,45,68 D. 12,35,45,68,110,170,180,195
30. 文件系统中，文件访问控制信息存储的合理位置是_____。
- A. 文件控制块 B. 文件分配表 C. 用户口令表 D. 系统注册表
31. 设文件 F1 的当前引用计数值为 1，先建立 F1 的符号链接（软链接）文件 F2，再建立 F1 的硬链接文件 F3，然后删除 F1。此时，F2 和 F3 的引用计数值分别是_____。
- A. 0、1 B. 1、1 C. 1、2 D. 2、1
32. 程序员利用系统调用打开 I/O 设备时，通常使用的设备标识是_____。
- A. 逻辑设备名 B. 物理设备名
C. 主设备号 D. 从设备号
33. 在 OSI 参考模型中，自下而上第一个提供端到端服务的层次是_____。
- A. 数据链路层 B. 传输层 C. 会话层 D. 应用层
34. 在无噪声情况下，若某通信链路的带宽为 3kHz，采用 4 个相位，每个相位具有 4 种振幅的 QAM 调制技术，

则该通信链路的最大数据传输速率是_____。

- A. 12kbps B. 24 kbps C. 48 kbps D. 96 kbps

35. 数据链路层采用后退 N 帧 (GBN) 协议, 发送方已经发送了编号为 0~7 的帧。当计时器超时时, 若发送方只收到 0、2、3 号帧的确认, 则发送方需要重发的帧数是_____。

- A. 2 B. 3 C. 4 D. 5

36. 以太网交换机进行转发决策时使用的 PDU 地址是_____。

- A. 目的物理地址 B. 目的 IP 地址
C. 源物理地址 D. 源 IP 地址

37. 在一个采用 CSMA/CD 协议的网络中, 传输介质是一根完整的电缆, 传输速率为 1Gbps, 电缆中的信号传播速度是 200 000km/s。若最小数据帧长度减少 800 比特, 则最远的两个站点之间的距离至少需要_____。

- A. 增加 160m B. 增加 80m
C. 减少 160m D. 减少 80m

38. 主机甲与主机乙之间已建立一个 TCP 连接, 主机甲向主机乙发送了两个连续的 TCP 段, 分别包含 300 字节和 500 字节的有效载荷, 第一个段的序列号为 200, 主机乙正确接收到两个段后, 发送给主机甲的确认序列号是_____。

- A. 500 B. 700 C. 800 D. 1000

39. 一个 TCP 连接总是以 1KB 的最大段长发送 TCP 段, 发送方有足够多的数据要发送。当拥塞窗口为 16KB 时发生了超时, 如果接下来的 4 个 RTT (往返时间) 时间内的 TCP 段的传输都是成功的, 那么当第 4 个 RTT 时间内发送的所有 TCP 段都得到肯定应答时, 拥塞窗口大小是_____。

- A. 7 KB B. 8 KB C. 9 KB D. 16 KB

40. FTP 客户和服务器间传递 FTP 命令时, 使用的连接是_____。

- A. 建立在 TCP 之上的控制连接 B. 建立在 TCP 之上的数据连接
C. 建立在 UDP 之上的控制连接 D. 建立在 UDP 之上的数据连接

二、综合应用题: 第 41~47 题, 共 70 分。

41. (10 分) 带权图 (权值非负, 表示边连接的两顶点间的距离) 的最短路径问题是找出从初始顶点到目标顶点之间的一条最短路径。假设从初始顶点到目标顶点之间存在路径, 现有一种解决该问题的方法:

- ① 设最短路径初始时仅包含初始顶点, 令当前顶点 u 为初始顶点;
- ② 选择离 u 最近且尚未在最短路径中的一个顶点 v , 加入到最短路径中, 修改当前顶点 $u=v$;
- ③ 重复步骤②, 直到 u 是目标顶点时为止。

请问上述方法能否求得最短路径? 若该方法可行, 请证明之; 否则, 请举例说明。

42. (15 分) 已知一个带有表头结点的单链表, 结点结构为:

data	link
------	------

假设该链表只给出了头指针 list。在不改变链表的前提下, 请设计一个尽可能高效的算法, 查找链表中倒数第 k 个位置上的结点 (k 为正整数)。若查找成功, 算法输出该结点的 data 域的值, 并返回 1; 否则, 只返回 0。要求:

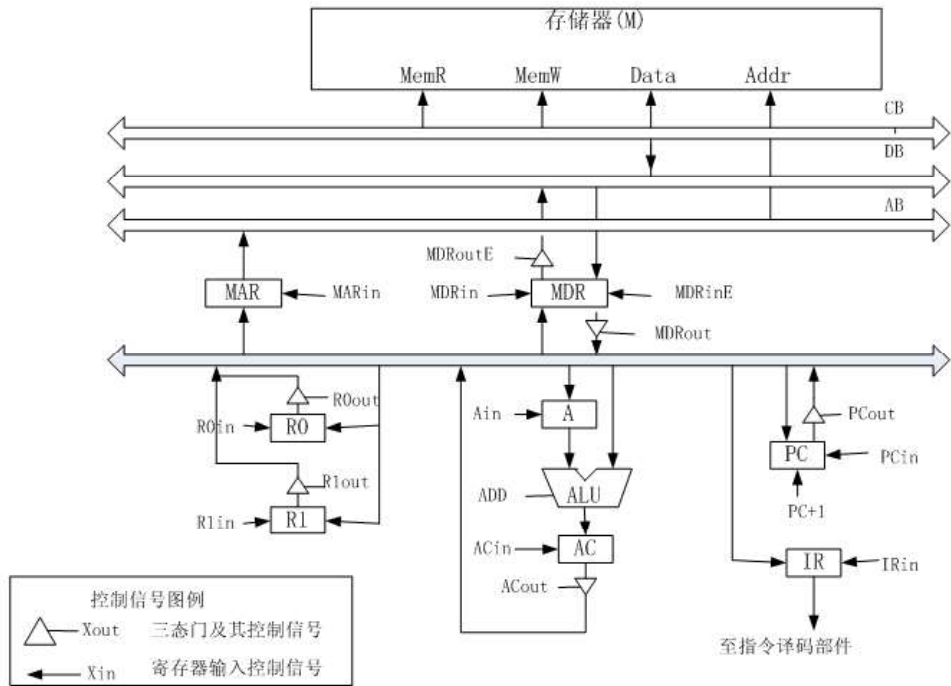
- (1) 描述算法的基本设计思想;
- (2) 描述算法的详细实现步骤;
- (3) 根据设计思想和实现步骤, 采用程序设计语言描述算法 (使用 C、C++ 或 Java 语言实现), 关键之处请给出简要注释。

43. (8 分) 某计算机的 CPU 主频为 500MHz, CPI 为 5 (即执行每条指令平均需 5 个时钟周期)。假定某外设

的数据传输率为 0.5MB/s，采用中断方式与主机进行数据传送，以 32 位为传输单位，对应的中断服务程序包含 18 条指令，中断服务的其他开销相当于 2 条指令的执行时间。请回答下列问题，要求给出计算过程。

- 1) 在中断方式下，CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少？
- 2) 当该外设的数据传输率达到 5MB/s 时，改用 DMA 方式传送数据。假定每次 DMA 传送块大小为 5000B，且 DMA 预处理和后处理的总开销为 500 个时钟周期，则 CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少？（假设 DMA 与 CPU 之间没有访存冲突）

44. （13 分）某计算机字长 16 位，采用 16 位定长指令字结构，部分数据通路结构如下图所示，图中所有控制信号为 1 时表示有效、为 0 时表示无效。例如控制信号 MDRinE 为 1 表示允许数据从 DB 打入 MDR，MDRin 为 1 表示允许数据从内总线打入 MDR。假设 MAR 的输出一直处于使能状态。加法指令“ADD (R1), R0”的功能为 $(R0) + ((R1)) \rightarrow (R1)$ ，即将 R0 中的数据与 R1 的内容所指主存单元的数据相加，并将结果送入 R1 的内容所指主存单元中保存。



下表给出了上述指令取指和译码阶段每个节拍(时钟周期)的功能和有效控制信号，请按表中描述方式用表格列出指令执行阶段每个节拍的功能和有效控制信号。

时钟	功能	有效控制信号
C1	$MAR \leftarrow (PC)$	PCout, MARin
C2	$MDR \leftarrow M(MDR)$ $PC \leftarrow (PC)+1$	MemR, MDRinE, PC+1
C3	$IR \leftarrow (MDR)$	MDRout, IRin
C4	指令译码	无

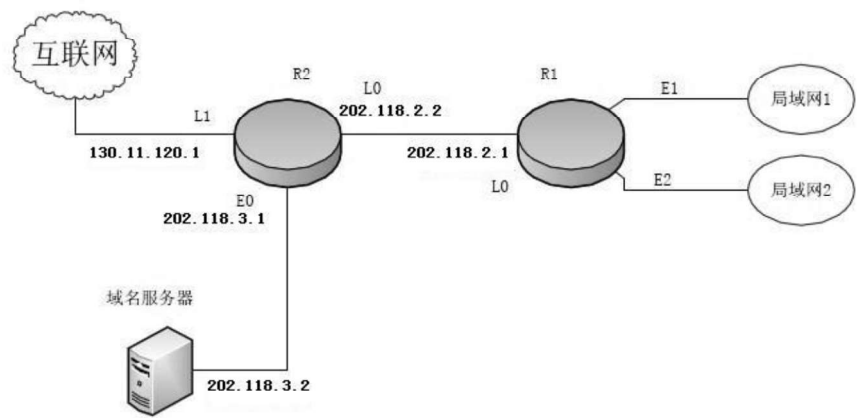
45. （7 分）三个进程 P1、P2、P3 互斥使用一个包含 $N(N>0)$ 个单元的缓冲区。P1 每次用 produce() 生成一个正整数并用 put() 送入缓冲区某一空单元中；P2 每次用 getodd() 从该缓冲区中取出一个奇数并用 countodd() 统计奇数个数；P3 每次用 geteven() 从该缓冲区中取出一个偶数并用 counteven() 统计偶数个数。请用信号量机制实现这三个进程的同步与互斥活动，并说明所定义信号量的含义。要求用伪代码描述。
46. （8 分）请求分页管理系统中，假设某进程的页表内容如下表所示：

页号	页框(Page Frame)号	有效位(存在位)
----	-----------------	----------

0	101H	1
1	—	0
2	254H	1

页面大小为 4KB，一次内存的访问时间是 100ns，一次快表(TLB)的访问时间是 10ns，处理一次缺页的平均时间 10⁸ns(已含更新 TLB 和页表的时间)，进程的驻留集大小固定为 2，采用最近最少使用置换算法(LRU)和局部淘汰策略。假设①TLB 初始为空；②地址转换时先访问 TLB，若 TLB 未命中，再访问页表(忽略访问页表之后的 TLB 更新时间)；③有效位为 0 表示页面不在内存，产生缺页中断，缺页中断处理后，返回到产生缺页中断的指令处重新执行。设有虚地址访问序列 2362H、1565H、25A5H，请问：

- (1) 依次访问上述三个虚地址，各需多少时间？给出计算过程。
- (2) 基于上述访问序列，虚地址 1565H 的物理地址是多少？请说明理由。
47. （9 分）某网络拓扑如下图所示，路由器 R1 通过接口 E1、E2 分别连接局域网 1、局域网 2，通过接口 L0 连接路由器 R2，并通过路由器 R2 连接域名服务器与互联网。R1 的 L0 接口的 IP 地址是 202.118.2.1；R2 的 L0 接口的 IP 地址是 202.118.2.2，L1 接口的 IP 地址是 130.11.120.1，E0 接口的 IP 地址是 202.118.3.1；域名服务器的 IP 地址是 202.118.3.2。



R1 和 R2 的路由表结构为：

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口
------------	------	-----------	----

- (1) 将 IP 地址空间 202.118.1.0/24 划分为 2 个子网，分别分配给局域网 1、局域网 2，每个局域网需分配的 IP 地址数不少于 120 个。请给出子网划分结果，说明理由或给出必要的计算过程。
- (2) 请给出 R1 的路由表，使其明确包括到局域网 1 的路由、局域网 2 的路由、域名服务器的主机路由和互联网的路由。
- (3) 请采用路由聚合技术，给出 R2 到局域网 1 和局域网 2 的路由。

参考答案

一、单项选择题（后附有解析）

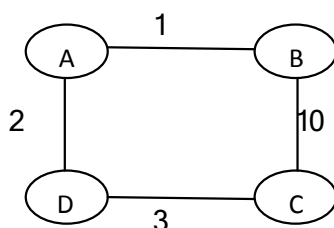
- | | | | | | | | |
|-------|-------|-------|-------|-------|-------|-------|-------|
| 1. B | 2. C | 3. D | 4. B | 5. C | 6. B | 7. A | 8. D |
| 9. A | 10. B | 11. C | 12. D | 13. D | 14. C | 15. D | 16. C |
| 17. A | 18. A | 19. D | 20. B | 21. D | 22. A | 23. D | 24. D |
| 25. C | 26. A | 27. C | 28. B | 29. A | 30. A | 31. B | 32. A |
| 33. B | 34. B | 35. C | 36. A | 37. D | 38. D | 39. C | 40. A |

二、综合应用题

41. 解答：

该方法不一定能（或不能）求得最短路径。

例如，对于下图所示的带权图，如果按照题中的原则，从 A 到 C 的最短路径是 A->B->C，事实上其最短路径是 A->D->C。



42. 解答：

（1）算法的基本设计思想（5分）：

问题的关键是设计一个尽可能高效的算法，通过链表的一趟遍历，找到倒数第 k 个结点的位置。算法的基本设计思想是：定义两个指针变量 p 和 q，初始时均指向头结点的下一个结点（链表的第一个结点）。p 指针沿链表移动；当 p 指针移动到第 k 个结点时，q 指针开始与 p 指针同步移动；当 p 指针移动到最后一个结点时，q 指针所指示结点为倒数第 k 个结点。以上过程对链表仅进行一遍扫描。

（2）算法的详细实现步骤（5分）：

① count=0, p 和 q 指向链表表头结点的下一个结点；

② 若 p 为空，转⑤；

③ 若 count 等于 k，则 q 指向下一个结点；否则，count=count+1；

④ p 指向下一个结点，转②；

⑤ 若 count 等于 k，则查找成功，输出该结点的 data 域的值，返回 1；否则，说明 k 值超过了线性表的长度，查找失败，返回 0；

⑥ 算法结束。

（3）算法实现（5分）：

```
typedef int ElemType;           //链表数据的类型定义
typedef struct LNode{           //链表结点的结构定义
    ElemType    data;           //结点数据
    struct LNode *link;         //结点链接指针
} *LinkList;

int Search_k(LinkList list, int k){
    //查找链表 list 倒数第 k 个结点，并输出该结点 data 域的值
    LinkList p = list->link, q = list->link; //指针 p、q 指示第一个结点
```

```

int count = 0;
while(p != NULL){      //遍历链表直到最后一个结点
    if(count < k) count++;      //计数, 若 count < k 只移动 p
    else q = q->link; p = p->link;      //之后让 p、q 同步移动
} //while
if(count < k)
    return 0;      //查找失败返回 0
else { //否则打印并返回 1
    printf("%d", q->data);
    return 1;
}
} //Search_k

```

提示：算法程序题，如果能够写出数据结构类型定义、正确的算法思想都会至少给一半以上分数，如果能用伪代码写出自然更好，比较复杂的地方可以直接用文字表达。

若所给出的算法采用一遍扫描方式就能得到正确结果，可给满分 15 分；若采用两遍或多遍扫描才能得到正确结果的，最高分 10 分。若采用递归算法得到正确结果的，最高给 10 分；若实现算法的空间复杂度过高（使用了大小与 k 有关的辅助数组），但结果正确，最高给 10 分。

43. 解答：

(1) 按题意，外设每秒传送 0.5MB，中断时每次传送 4B。中断方式下，CPU 每次用于数据传送的时钟周期为： $5 \times 18 + 5 \times 2 = 100$ 。

为达到外设 0.5MB/s 的数据传输率，外设每秒申请的中断次数为： $0.5\text{MB}/4\text{B} = 125\,000$ 。

1 秒钟内用于中断的开销： $100 \times 125\,000 = 12\,500\,000 = 12.5\text{M}$ 个时钟周期。

CPU 用于外设 I/O 的时间占整个 CPU 时间的百分比： $12.5\text{M}/500\text{M} = 2.5\%$ 。

(2) 当外设数据传输率提高到 5MB/s 时改用 DMA 方式传送，每次 DMA 传送 5 000B，1 秒钟内需产生的 DMA 次数： $5\text{MB}/5\,000\text{B} = 1\,000$ 。

CPU 用于 DMA 处理的总开销： $1\,000 \times 500 = 500\,000 = 0.5\text{M}$ 个时钟周期。

CPU 用于外设 I/O 的时间占整个 CPU 时间的百分比： $0.5\text{M}/500\text{M} = 0.1\%$ 。

44. 解答：

一条指令的执行过程通常由取指、译码和执行 3 个步骤完成，本题中取指用 3 个节拍、译码用 1 个节拍，执行加法运算并把结果写入主存如何完成呢？包括划分执行步骤、确定完成的功能、要提供的控制信号，这是本题要测试的内容。为回答这个问题，首先要看清图中给出的部件组成情况和信息传送的路径。

要完成的功能时 $(R0) + ((R1)) \rightarrow (R1)$ ，从图中看到：

(1) R0、R1 都有送自己内容到内总线的路径，控制信号分别是 R0out 和 R1out；

(2) ALU 加运算，2 个数据由工作寄存器 A 和内总线提供，控制信号是 Add；A 只接收内总线的内容，控制信号是 Ain；结果需存 AC，控制信号是 ACin；AC 的内容可送内总线，控制信号是 ACout；

(3) PC 可接收内总线的内容，还可增 1，控制信号是 PCin 和 PC+1，PC 的内容可送内总线，控制信号是 PCout；

(4) 指令寄存器 IR 可接收内总线的内容，控制信号是 IRin；

(5) 读写存储器时，地址由 MAR 经 AB 提供，MAR 只接收总线上的信息，控制信号是 MARin；

(6) 读存储器，提供读命令 MemR，并通过 DB 送入 MDR，控制信号是 MDRinE；MDR 的内容可送入总线，控制信号是 MDRout；

(7) 写存储器，提供写命令 MemW，数据由 MDR 通过 DB 送到存储器的数据引脚，控制信号是 MDRoutE；

然后是划分执行步骤、确定每一步完成的功能、需要提供的控制信号。这是由指令应完成的功能和计算机硬件的实际组成情况和信息传送的可用路径共同决定的，基本原则是步骤越少越好。硬件电路要能支持，可以有多种方案，解题时应参照以给出的答题格式，即取指和译码阶段的那张表的内容，但不必把表已有的内容再抄一遍。

划分指令执行步骤，确定每一步完成的功能、给出需要提供的控制信号：

请注意， $(R0) + ((R1))$ 表示： $R0$ 寄存器的内容与 $R1$ 作地址从主存中读出来的数据完成加法运算；而 $\rightarrow (R1)$ 表示把 $R1$ 的内容作为主存储器的地址完成写主存操作。为防止出现误解，题中还特地对此作了文字说明。这条指令的功能是先到主存储器取一个数，之后运算，再将结果写回主存储器。

(1) 执行相加运算，需把存储器中的数据读出，为此首先送地址，将 $R1$ 的内容送 MAR ，控制信号是 $R1out$ 、 $MARin$ 。

(2) 启动读主存操作，读出的内容送入 MDR ，控制信号是 $MemR$ 、 $MDRinE$ 。还可同时把 $R0$ 的内容经内总线送入 A ，用到的控制信号是 $R0out$ 、 Ain 。

(3) 执行加法运算，即 A 的内容与 MDR 的内容相加，结果保存到 AC ，控制信号是 $MDRout$ 、 Add 、 $ACin$ 。

(4) 要把 AC 的内容写入主存，由于 $R1$ 的内容已经在 MAR 中，地址已经有了，但需要把写入的数据（已经在 AC 中）经内总线送入 MDR ，控制信号是 $ACout$ 、 $MDRin$ 。

(5) 给出写主存的命令，把 MDR 的内容经 DB 送存储器的数据线引脚，执行写操作，控制信号是 $MDRoutE$ 、 $MemW$ 。

这几个步骤是有先后次序的，前面的完成了，下一步才可以执行，也保证了不会产生硬件线路的冲突。请注意，使用最为频繁的是内总线，它在任何时刻只能接收一个输入数据，并且向内总线发送信息的电路只能以三态门器件连接到内总线，5 个向内总线发送信息的控制信号（ $ACout$ ， $PCout$ ， $R0out$ ， $R1out$ ， $MDRout$ ）最多只能有一个为 1，其他 4 个必须全为 0，或者 5 个全为 0。

仔细看一下，发现可以把第 2 个步骤的操作划分到两个步骤中完成，一个步骤中安排 MDR 接收从存储器中读出的内容，到另外一个步骤实现 $R0$ 的内容送入 A ，这多用了个操作步骤，指令的执行速度会变慢。有些解题者在写存储器之前，还会再执行一次把 $R1$ 的内容送 MAR ，尽管无此必要，但不属于原理上的错误。

当然还可以有其他的设计结果。

解题时这些叙述内容不必写出来（这里写出这些内容是帮助大家领会本题要测试的知识点和指令的执行过程），直接按照已经给出的表格的形式、按照提供的填写办法把设计的表格及其内容填好就可以了。

请注意，题目表格内容（告诉你答题的格式和答题内容的表达方式）与你答题的表格内容合在一起才是这条指令的完整的执行过程，千万不要产生任何错觉。

参考答案一：

时钟	功能	有效控制信号
C5	$MAR \leftarrow (R1)$	$R1out, MARin$
C6	$MDR \leftarrow M(MAR)$ $A \leftarrow (R0)$	$MemR, MDRinE,$ $R0out, Ain$
C7	$AC \leftarrow (MDR) + (A)$	$MDRout, Add, ACin$
C8	$MDR \leftarrow (AC)$	$ACout, MDRin$
C9	$M(MAR) \leftarrow (MDR)$	$MDRoutE, MemW$

“ $A \leftarrow (R0)$ ”也可在 C7：“ $AC \leftarrow (MDR) + (A)$ ”之前单列的一个时钟周期内执行。

参考答案二：

时钟	功能	有效控制信号
C5	$MAR \leftarrow (R1)$	$R1out, MARin$

C6	$MDR \leftarrow M(MAR)$	MemR,MDRinE
C7	$A \leftarrow (MDR)$	MDRout,Ain
C8	$AC \leftarrow (A)+(R0)$	R0out,Add,ACin
C9	$MDR \leftarrow (AC)$	ACout,MDRin
C10	$M(MAR) \leftarrow (MDR)$	MDRoutE,MemW

45. 解答:

定义信号量 **odd** 控制 P1 与 P2 之间的同步; **even** 控制 P1 与 P3 之间的同步; **empty** 控制生产者与消费者之间的同步; **mutex** 控制进程间互斥使用缓冲区。程序如下:

```
semaphore odd = 0, even = 0, empty = N, mutex = 1;
```

```
P1 ( )
```

```
{
```

```
    x = produce();    //生成一个数
```

```
    P(empty);          //判断缓冲区是否有空单元
```

```
    P(mutex);          //缓冲区是否被占用
```

```
    Put();
```

```
    V(mutex);          //释放缓冲区
```

```
    if(x%2 == 0)
```

```
        V(even);        //如果是偶数, 向 P3 发出信号
```

```
    else
```

```
        V(odd);          //如果是奇数, 向 P2 发出信号
```

```
}
```

```
P2 ( )
```

```
{
```

```
    P(odd);             //收到 P1 发来的信号, 已产生一个奇数
```

```
    P(mutex);           //缓冲区是否被占用
```

```
    getodd();
```

```
    V(mutex);           //释放缓冲区
```

```
    V(empty);           //向 P1 发信号, 多出一个空单元
```

```
    countodd();
```

```
}
```

```
P3 ( )
```

```
{
```

```
    P(even);            //收到 P1 发来的信号, 已产生一个偶数
```

```
    P(mutex);           //缓冲区是否被占用
```

```
    geteven();
```

```
    V(mutex);           //释放缓冲区
```

```
    V(empty);           //向 P1 发信号, 多出一个空单元
```

```
    counteven();
```

```
}
```

46. 解答:

(1) 根据页式管理的工作原理, 应先考虑页面大小, 以便将页号和页内位移分解出来。页面大小为 4KB,

即 2^{12} ，则得到页内位移占虚地址的低 12 位，页号占剩余高位。可得三个虚地址的页号 P 如下（十六进制的一位数字转换成 4 位二进制，因此，十六进制的低三位正好为页内位移，最高位为页号）：

2362H: P=2，访问快表 10ns，因初始为空，访问页表 100ns 得到页框号，合成物理地址后访问主存 100ns，共计 10ns+100ns+100ns=210ns。

1565H: P=1，访问快表 10ns，落空，访问页表 100ns 落空，进行缺页中断处理 10^8 ns，访问快表 10ns，合成物理地址后访问主存 100ns，共计 10ns+100ns+ 10^8 ns+10ns+100ns=100 000 220ns。

25A5H: P=2，访问快表，因第一次访问已将该页号放入快表，因此花费 10ns 便可合成物理地址，访问主存 100ns，共计 10ns+100ns=110ns。

(2) 当访问虚地址 1565H 时，产生缺页中断，合法驻留集为 2，必须从页表中淘汰一个页面，根据题目的置换算法，应淘汰 0 号页面，因此 1565H 的对应页框号为 101H。由此可得 1565H 的物理地址为 101565H。

47. 解答：

(1) CIDR 中的子网号可以全 0 或全 1，但主机号不能全 0 或全 1。

因此若将 IP 地址空间 202.118.1.0/24 划分为 2 个子网，且每个局域网需分配的 IP 地址个数不少于 120 个，子网号至少要占用一位。

由 $2^6-2 < 120 < 2^7-2$ 可知，主机号至少要占用 7 位。

由于源 IP 地址空间的网络前缀为 24 位，因此 主机号位数+子网号位数=8。

综上可得主机号位数为 7，子网号位数为 1。

因此子网的划分结果为：子网 1：202.118.1.0/25，子网 2：202.118.1.128/25。

地址分配方案：子网 1 分配给局域网 1，子网 2 分配给局域网 2，或子网 1 分配给局域网 2，子网 2 分配给局域网 1。

(2) 由于局域网 1 和局域网 2 分别与路由器 R1 的 E1、E2 接口直接相连，因此在 R1 的路由表中，目的网络为局域网 1 的转发路径是直接通过接口 E1 转发，目的网络为局域网 2 的转发路径是直接通过接口 E1 转发。由于局域网 1、2 的网络前缀均为 25 位，因此它们的子网掩码均为 255.255.255.128。

根据题意，R1 专门为域名服务器设定了一个特定的路由表项，因此该路由表项中的子网掩码应为 255.255.255.255。对应的下一跳转发地址是 202.118.2.2，转发接口是 L0。

根据题意，到互联网的路由实质上相当于一个默认路由，默认路由一般写作 0/0，即目的地址为 0.0.0.0，子网掩码为 0.0.0.0。对应的下一跳转发地址是 202.118.2.2，转发接口是 L0。

综上可得到路由器 R1 的路由表为：

（若子网 1 分配给局域网 1，子网 2 分配给局域网 2）

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口
202.118.1.0	255.255.255.128	—	E1
202.118.1.128	255.255.255.128	—	E2
202.118.3.2	255.255.255.255	202.118.2.2	L0
0.0.0.0	0.0.0.0	202.118.2.2	L0

（若子网 1 分配给局域网 2，子网 2 分配给局域网 1）

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口
202.118.1.128	255.255.255.128	—	E1
202.118.1.0	255.255.255.128	—	E2
202.118.3.2	255.255.255.255	202.118.2.2	L0
0.0.0.0	0.0.0.0	202.118.2.2	L0

(3) 局域网 1 和局域网 2 的地址可以聚合为 202.118.1.0/24，而对于路由器 R2 来说，通往局域网 1 和 2 的

转发路径都是从 L0 接口转发，因此采用路由聚合技术后，路由器 R2 到局域网 1 和局域网 2 的路由为：

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口
202.118.1.0	255.255.255.0	202.118.2.1	L0

2009 年全国硕士研究生入学统一考试
计算机学科专业基础综合试题——选择题部分解析

一、单项选择题

1. 考查栈和队列的特点及应用。

C 和 D 直接排除, 缓冲区的特点需要先进先出, 若用栈, 则先进入缓冲区的数据则要排队到最后才能打印, 不符题意, 所以只有队列符合题意。

2. 考查栈的最大递归深度。

时刻注意栈的特点是先进后出。下面是出入栈的详细过程:

序号	说明	栈内	栈外	序号	说明	栈内	栈外
1	a 入栈	a		8	e 入栈	ae	bdc
2	b 入栈	ab		9	f 入栈	aef	bdc
3	b 出栈	a	b	10	f 出栈	ae	bdcf
4	c 入栈	ac	b	11	e 出栈	a	bdcfe
5	d 入栈	acd	b	12	a 出栈		bdcfea
6	d 出栈	ac	bd	13	g 入栈	g	bdcfea
7	c 出栈	a	bdc	14	g 出栈		bdcfeag

栈内的最大深度为 3, 故栈 S 的容量至少是 3。

3. 考查二叉树的特殊遍历。

分析遍历后的结点序列, 可以看出根结点是在中间被访问的, 而且右子树结点在左子树之前, 则遍历的方法是 RNL。本题考查的遍历方法并不是二叉树遍历的三种基本遍历方法, 对于考生而言, 重要的是要掌握遍历的思想。

4. 考查平衡二叉树的定义。

根据平衡二叉树的定义有, 任意结点的左右子树高度差的绝对值不超过 1。而其余三个答案均可以找到不符合的结点。

5. 考查完全二叉树的特点。

完全二叉树比起满二叉树只是在最下面一层的右边缺少了部分叶结点, 而最后一层之上是个满二叉树, 并且只有最后两层上有叶结点。第 6 层有叶结点则完全二叉树的高度可能为 6 或 7, 显然树高为 7 时结点更多。若第 6 层上有 8 个叶结点, 则前六层为满二叉树, 而第 7 层缺失了 $8 \times 2 = 16$ 个叶结点, 故完全二叉树的结点个数最多为 $2^7 - 1 - 16 = 111$ 个结点。

6. 考查森林和二叉树的转换。

森林与二叉树的转换规则为“左孩子右兄弟”。在最后生成的二叉树中, 父子关系在对应森林关系中可能是兄弟关系或原本就是父子关系。

情形 I: 若结点 v 是结点 u 的第二个孩子结点, 在转换时, 结点 v 就变成结点 u 第一个孩子的右孩子, 符合要求。

情形 II: 结点 u 和 v 是兄弟结点的关系, 但二者之中还有一个兄弟结点 k, 则转换后, 结点 v 就变为结点 k 的右孩子, 而结点 k 则是结点 u 的右孩子, 符合要求。

情形 III: 结点 v 的父结点要么是原先的父结点或兄弟结点。若结点 u 的父结点与 v 的父结点是兄弟关系, 则转换之后, 不可能出现结点 u 是结点 v 的父结点的父结点。

7. 考查无向连通图的特性。

每条边都连接了两个结点, 则在计算顶点的度之时, 这条边都被计算了两次, 故所有顶点的度之和

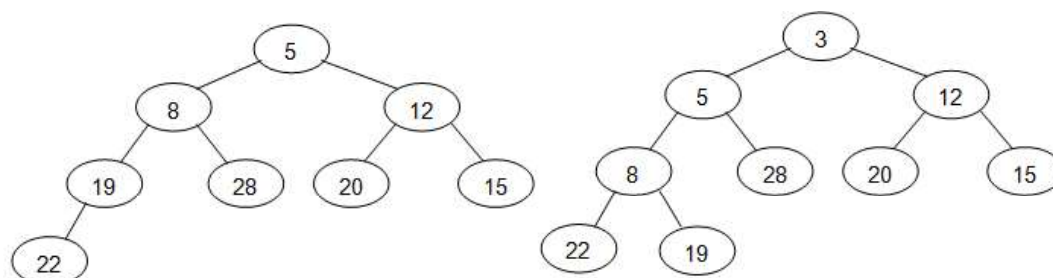
为边数的两倍，显然必为偶数。而 ii 和 iii 则不一定正确，如：对顶点数 $N \geq 1$ 无向完全图不存在一个顶点的度为 1，并且边数与顶点数的差要大于 1。

8. 考查 m 阶 B-树的定义。

A、B 和 C 都是 B-树的特点，而选项 D 则是 B+树的特点。注意区别 B-树和 B+树各自的特点。

9. 考查小根堆的调整操作。

小顶堆在逻辑上可以用完全二叉树来表示，根据关键序列得到的小顶堆的二叉树形式为下图左图：



插入关键字 3 时，先将其放在小顶堆的末端，再将该关键字向上进行调整，得到的结果上图右边所示。所以，调整后的小顶堆序列为：3，5，12，8，28，20，15，22，19。

10. 考查各排序算法的特点。

解答本题之前要对不同排序算法的特点极为清楚。对于起泡排序和选择排序而言，每一趟过后都能确定一个元素的最终位置，而由题目中所说，前两个元素和后两个元素均不是最小或最大的两个元素并按序排列。答案 D 中的二路归并排序，第一趟排序结束都可以得到若干个有序子序列，而此时的序列中并没有两两元素有序排列。插入排序在每趟排序结束后能保证前面的若干元素是有序的，而此时第二趟排序后，序列的前三个元素是有序的，符合其特点。

11. 考查指令执行过程。

通常完成一条指令可分为取指阶段和执行阶段。在取指阶段通过访问存储器可将指令取出；在执行阶段通过访问存储器可以将操作数取出。这样，虽然指令和数据都是以二进制代码形式存放在存储器中，但 CPU 可以判断在取指阶段访问存储器取出的二进制代码是指令；在执行阶段访存取出的二进制代码是数据。

12. 考查符号位的扩展。

结合题干及选项可知，int 为 32 位，short 为 16 位；又 C 语言的数据在内存中为补码形式，故 x、y 的机器数写为 0000007FH、FFF7H；

执行 $z=x+y$ 时，由于 x 是 int 型，y 为 short 型，故需将 y 的类型强制转换为 int，在机器中通过符号位扩展实现，由于 y 的符号位为 1，故在 y 的前面添加 16 个 1，即可将 y 强制转换为 int 型，其十六进制形式为 FFFFFFF7H；

然后执行加法，即 $0000007FH + FFFFFFF7H = 00000076H$ ，其中最高位的进位 1 自然丢弃。故选 D。

13. 考查浮点加法运算。

根据题意，X 可记为 00, 111; 00, 11101 (分号前为阶码，分号后为尾数)，Y 可记为 00, 101; 00, 10100。

首先对阶，X、Y 阶码相减，即 $00, 111 - 00, 101 = 00, 111 + 11, 0111 = 00, 010$ ，可知 X 的阶码比 Y 的阶码大 2，根据小阶向大阶看齐的原则，将 Y 的阶码加 2，尾数右移 2 位，可得 Y 为 00, 111; 00, 00101。

尾数相加，即 $00, 11101 + 00, 00101 = 01, 00010$ ，尾数相加结果符号位为 01，故需进行右规。

规格化，将尾数右移 1 位，阶码加 1，得 X+Y 为 01, 000; 00, 1000，阶码符号位为 01，说明发生溢出。

14. 考查 Cache 与主存之间的映射方式。

由于 Cache 共有16块，采用2路组相联，因此共有8组，0，1，2，...，7。并且主存的某一字块按模8映像到 Cache 某组的任一字块中，即主存的第0，8，16...字块可以映像到 Cache 第0组2个字块的任一字块中，而129号单元是位于第4块主存块中，因此将映射到 Cache 第4组2个字块的任一字块中。

注意：由于在计算机系统结构中和计算机组成原理的某些教材中介绍的组相联跟此处的组相联并不相同，导致部分考生理解错题目。考生应以真题为准，以后再出现类似题目，应以此种解答为标准。

15. 考查存储器的扩展。

首先确定 ROM 的个数，ROM 区为4KB，选用2K×8的 ROM 芯片，需要 $\frac{4K \times 8}{2K \times 8} = 2$ 片，采用字扩展方式；60KB 的 RAM 区，选用4K×4的 RAM 芯片，需要 $\frac{60K \times 8}{4K \times 4} = 30$ 片，采用字和位同时扩展方式。

16. 考查相对寻址。

相对寻址 EA=(PC)+A，首先要求的是取指令后 PC 的值。转移指令由两个字节组成，每取一个字节 PC 自动加 1，因此取指令后 PC 值为 2002H，故 EA=(PC)+A=2002H+06H=2008H。

17. 考查 RISC 的特性。

相对于 CISC 计算机，RISC 计算机的特点指令条数少；指令长度固定，指令格式和寻址种类少；只有取数/存数指令访问存储器，其余指令的操作均在寄存器之间进行；CPU 中通用寄存器多；大部分指令在一个或者小于一个机器周期内完成；以硬布线逻辑为主，不用或者少用微程序控制。

18. 考查流水线中时钟周期的特性。

时钟周期应以最长的执行时间为准，否则用时长的流水段的功能将不能正确完成。

19. 考查硬布线控制器的特点。

硬布线控制器的速度取决于电路延迟，所以速度快；微程序控制器采用了存储程序原理，每条指令都要访控存，所以速度慢。硬布线控制器采用专门的逻辑电路实现，修改和扩展困难。

20. 考查总线的基本概念。

总线带宽是指单位时间内总线上可传输数据的位数，通常用每秒钟传送信息的字节数来衡量，单位可用字节/秒 (Bps) 表示。根据题意可知，在 2×10^{10} Hz 秒内传输了 4B，所以 $4B \times 10^{10} \text{Hz} / 2 = 20 \text{MB/S}$ 。

21. 考查 Cache 的命中率。

命中率=Cache 命中的次数/所有访问次数，有了这个公式这道题就很容易看出，要注意的一点是看清题，题中说明的是缺失50次，而不是命中50次，仔细审题是做对题的第一步。

22. 考查中断的分类。

选项中能引起外部中断的只能是输入设备键盘。

23. 考查并行性的限定。

单处理机系统中只有一条指令流水线，一个多功能的操作部件，每个时钟周期只能完成一条指令，故进程与进程显然不可以并行。

24. 考查几种基本的调度算法概念。

高响应比优先调度算法，同时考虑每个进程的等待时间和需要的执行时间，从中选出响应比最高的进程投入执行。响应比R定义如下：

响应比 $R = (\text{等待时间} + \text{执行时间}) / \text{执行时间}$

25. 考查死锁的条件。

这种题用到组合数学中鸽巢原理的思想，考虑最极端情况，因为每个进程最多需要 3 台打印机，如果每个进程已经占有了两个打印机，那么只要还有多的打印机，那么总能满足达到 3 台的条件，所以，将 8 台打印机分给 K 个进程，每个进程有 2 台打印机，这个情况就是极端情况，K 为 4。

26. 考查分区分配存储管理方式的保护措施。

分区分配存储管理方式的保护措施是设置界址寄存器。每个进程都有自己独立的进程空间，如果一个进程在运行时所产生的地址在其地址空间之外，则发生地址越界，即当程序要访问某个内存单元时，由硬件检查是否允许，如果允许则执行，否则产生地址越界中断，由操作系统进行相应处理。

27. 考查分段存储管理系统。

段地址为 32 位二进制数，其中 8 位表示段号，则段内位移占用 $32-8=24$ 位二进制数，故最大段长为 2^{24} 字节。

28. 考查文件物理结构的特性。

随机访问是索引结构的特性。

29. 考查磁盘的调度算法。

类似于电梯调度的思想。首先，磁头选择与当前磁头所在磁道距离最近的请求作为首次服务的对象（110），当磁头沿途相应访问请求序列直到达到一末端（110,170,180,195），再反向移动响应另一端的访问请求（68,45,35,12）。

30. 考查文件控制块的内容。

在文件控制块中，通常含有以下 3 类信息，即基本信息、存取控制信息及使用信息。

31. 考查软/硬链接建立的属性。

建立符号链接（软链接）时，引用计数值直接复制；建立硬链接时，引用计数值加 1。删除文件时，删除操作对于符号链接是不可见的，这并不影响文件系统，当以后再通过符号链接访问时，发现文件不存在，直接删除符号链接；但是对于硬链接则不可以直接删除，引用计数值减 1，若值不为 0，则不能删除此文件，因为还有其它硬链接指向此文件。

32. 考查系统调用的设备标识。

用户程序对 I/O 设备的请求采用逻辑设备名，而在程序实际执行时使用物理设备名。

33. 考查 OSI 模型中传输层的功能。

传输层提供应用进程间的逻辑通信，即端到端的通信。而网络层提供点到点的逻辑通信。因此选 B。

34. 考查奈氏准则和香农定理。

采用 4 个相位，每个相位有 4 种幅度的 QAM 调制方法，每个信号可以有 16 种变化，传输 4bit 的数据。根据奈奎斯特定理，信息的最大传输速率为 $2 \times 3K \times 4 = 24Kbps$ 。

35. 考查后退 N 帧协议的工作原理。

在后退 N 帧协议中，发送方可以连续发送若干个数据帧，如果收到接收方的确认帧则可以继续发送。若某个帧出错，接收方只是简单的丢弃该帧及其后所有的后续帧，发送方超时后需重传该数据帧及其后续的所有数据帧。这里要注意，连续 ARQ 协议中，接收方一般采用累积确认的方式，即接收方对按序到达的最后一个分组发送确认，因此题目中收到 3 的确认帧就代表编号为 0、1、2、3 的帧已接收，而此时发送方未收到 1 号帧的确认只能代表确认帧在返回的过程中丢失了，而不代表 1 号帧未到达接收方。因此需要重传的帧为编号是 4、5、6、7 的帧。

36. 考查交换机的工作原理。

交换机实质上是一个多端口网桥，工作在数据链路层，数据链路层使用物理地址进行转发，而转发通常都是根据目的地址来决定出端口。

37. 考查 CSMA/CD 协议的工作原理。

首先由例 8 可知，若最短帧长减少，而数据传输速率不变，则需要使冲突域的最大距离变短来实现争用期的减少。争用期是指网络中收发结点间的往返时延，因此假设需要减少的最小距离为 s ，单位是 m ，则可以得到下式（注意单位的转换）： $2 \times [s / (2 \times 10^8)] = 800 / (1 \times 10^9)$ ，因此可得 $s = 80$ ，即最远的两个站点

之间的距离最少需要减少 80m。

38. 考查 TCP 的数据编号与确认。

TCP 是面向字节流的，其选择确认（Selective ACK）机制是接收端对字节序号进行确认，其返回的序号是接收端下一次期望接收的序号，因此主机乙接收两个段后返回给主机甲的确认序列号是 1000。

39. 考查 TCP 的拥塞控制方法。

本题计算原理如图 4 所示。无论在慢开始阶段还是在拥塞避免阶段，只要发送方判断网络出现拥塞（其根据就是没有按时收到确认），就要把慢开始门限 `ssthresh` 设置为出现拥塞时的发送方窗口值的一半（但不能小于 2）。然后把拥塞窗口 `cwnd` 重新设置为 1，执行慢开始算法。这样做的目的就是要迅速减少主机发送到网络中的分组数，使得发生拥塞的路由器有足够时间把队列中积压的分组处理完毕。

因此，在发送拥塞后，慢开始门限 `ssthresh` 变为 $16/2 = 8 \text{ KB}$ ，发送窗口变为 1 KB。在接下来的 3 个 RTT 内，拥塞窗口执行慢开始算法，呈指数形式增加到 8 KB，此时由于慢开始门限 `ssthresh` 为 8 KB，因此转而执行拥塞避免算法，即拥塞窗口开始“加法增大”。因此第 4 个 RTT 结束后，拥塞窗口的大小为 9 KB。

40. 考查 FTP 协议的特点。

FTP 协议是基于传输层 TCP 协议的。FTP 的控制连接使用端口 21，用来传输控制信息（如连接请求，传送请求等），数据连接使用端口 20，用来传输数据。

**2010 年全国硕士研究生入学统一考试
计算机科学与技术学科联考
计算机学科专业基础综合试题**

一、单项选择题：第 1~40 小题，每小题 2 分，共 80 分。下列每题给出的四个选项中，只有一个选项最符合试题要求。

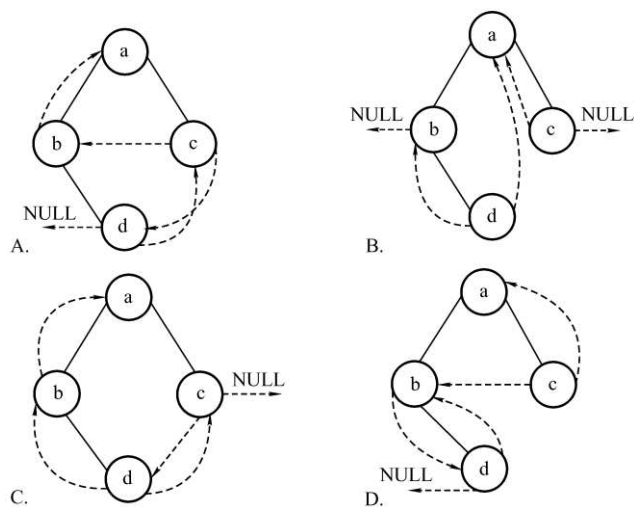
1. 若元素 a, b, c, d, e, f 依次进栈，允许进栈、退栈操作交替进行，但不允许连续三次进行退栈操作，则不可能得到的出栈序列是 ()。

- A. d, c, e, b, f, a
- B. c, b, d, a, e, f
- C. b, c, a, e, f, d
- D. a, f, e, d, c, b

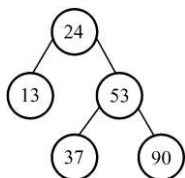
2. 某队列允许在其两端进行入队操作，但仅允许在一端进行出队操作，若元素 a, b, c, d, e 依次入此队列后再进行出队操作，则不可能得到的出队序列是 ()。

- A. b, a, c, d, e
- B. d, b, a, c, e
- C. d, b, c, a, e
- D. e, c, b, a, d

3. 下列线索二叉树中 (用虚线表示线索)，符合后序线索树定义的是 ()。



4. 在下图所示的平衡二叉树中，插入关键字 48 后得到一棵新平衡二叉树。在新平衡二叉树中，关键字 37 所在结点的左、右子结点中保存的关键字分别是 ()。



- A. 13、48
- B. 24、48
- C. 24、53
- D. 24、90

5. 在一棵度数为 4 的树 T 中，若有 20 个度为 4 的结点，10 个度为 3 的结点，1 个度为 2 的结点，10 个度为 1 的结点，则树 T 的叶结点个数是 ()。

- A. 41
- B. 82
- C. 113
- D. 122

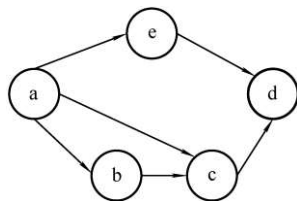
6. 对 n ($n \geq 2$) 个权值均不相同的字符构成赫夫曼树。下列关于该赫夫曼树的叙述中, 错误的是 ()。

- A. 该树一定是一棵完全二叉树
- B. 树中一定没有度为 1 的结点
- C. 树中两个权值最小的结点一定是兄弟结点
- D. 树中任一非叶结点的权值一定不小于下一层任一结点的权值

7. 若无向图 $G = (V, E)$ 中含有 7 个顶点, 要保证图 G 在任何情况下都是连通的, 则需要的边数最少是 ()。

- A. 6
- B. 15
- C. 16
- D. 21

8. 对下图进行拓扑排序, 可以得到不同拓扑序列的个数是 ()。



- A. 4
- B. 3
- C. 2
- D. 1

9. 已知一个长度为 16 的顺序表 L , 其元素按关键字有序排列。若采用折半查找法查找一个 L 中不存在的元素, 则关键字的比较次数最多是 ()。

- A. 4
- B. 5
- C. 6
- D. 7

10. 采用递归方式对顺序表进行快速排序。下列关于递归次数的叙述中, 正确的是 ()。

- A. 递归次数与初始数据的排列次数无关
- B. 每次划分后, 先处理较长的分区可以减少递归次数
- C. 每次划分后, 先处理较短的分区可以减少递归次数
- D. 递归次数与每次划分后得到的分区的处理顺序无关

11. 对一组数据 (2, 12, 16, 88, 5, 10) 进行排序, 若前三趟排序结果如下:

第一趟排序结果: 2, 12, 16, 5, 10, 88

第二趟排序结果: 2, 12, 5, 10, 16, 88

第三趟排序结果: 2, 5, 10, 12, 16, 88

则采用的排序方法可能是 ()。

- A. 起泡排序
- B. 希尔排序
- C. 归并排序
- D. 基数排序

12. 下列选项中, 能缩短程序执行时间的措施是 ()。

- I. 提高 CPU 时钟频率
- II. 优化数据通路结构
- III. 对程序进行编译优化

- A. 仅 I 和 II
- B. 仅 I 和 III
- C. 仅 II 和 III
- D. I、II 和 III

13. 假定有 4 个整数用 8 位补码分别表示为 $r1 = FEH$, $r2 = F2H$, $r3 = 90H$, $r4 = F8H$ 。若将运算结果存放在一个 8 位寄存器中, 则下列运算中会发生溢出的是 ()。

- A. $r1 \times r2$
- B. $r2 \times r3$
- C. $r1 \times r4$
- D. $r2 \times r4$

14. 假定变量 i 、 f 、 d 数据类型分别为 int 、 $float$ 、 $double$ (int 用补码表示, $float$ 和 $double$ 分别用 IEEE754 单精度和双精度浮点数据格式表示), 已知 $i = 785$, $f = 1.5678e3$, $d = 1.5e100$, 若在 32 位机器中执行下列关系表达式, 则结果为“真”的是 ()。

- I. $i = (\text{int})(\text{float})i$ II. $f = (\text{float})(\text{int})f$
 III. $f = (\text{float})(\text{double})f$ IV. $(d+f)-d = f$
 A. 仅 I 和 II B. 仅 I 和 III
 C. 仅 II 和 III D. 仅 III 和 IV
15. 假定用若干个 $2K \times 4$ 位芯片组成一个 $8K \times 8$ 位的存储器, 则地址 $0B1FH$ 所在芯片的最小地址是 ()。
- A. $0000H$ B. $0600H$ C. $0700H$ D. $0800H$
16. 下列有关 RAM 和 ROM 的叙述中, 正确的是 ()。
- I. RAM 是易失性存储器, ROM 是非易失性存储器
 II. RAM 和 ROM 都是采用随机存取方式进行信息访问的
 III. RAM 和 ROM 都可用做 Cache
 IV. RAM 和 ROM 都需要进行刷新
 A. 仅 I 和 II B. 仅 II 和 III
 C. 仅 I、II 和 III D. 仅 II、III、IV
17. 下列命中组合情况中, 一次访存过程中不可能发生的是 ()。
- A. TLB 未命中, Cache 未命中, Page 未命中
 B. TLB 未命中, Cache 命中, Page 命中
 C. TLB 命中, Cache 未命中, Page 命中
 D. TLB 命中, Cache 命中, Page 未命中
18. 下列寄存器中, 汇编语言程序员可见的是 ()。
- A. 存储器地址寄存器 (MAR) B. 程序计数器 (PC)
 C. 存储器数据寄存器 (MDR) D. 指令寄存器 (IR)
19. 下列选项中, 不会引起指令流水阻塞的是 ()。
- A. 数据旁路 (转发) B. 数据相关
 C. 条件转移 D. 资源冲突
20. 下列选项中的英文缩写均为总线标准的是 ()。
- A. PCI、CRT、USB、EISA B. ISA、CPI、VESA、EISA
 C. ISA、SCSI、RAM、MIPS D. ISA、EISA、PCI、PCI-Express
21. 单级中断系统中, 中断服务程序执行顺序是 ()。
- I. 保护现场 II. 开中断
 III. 关中断 IV. 保存断点
 V. 中断事件处理 VI. 恢复现场
 VII. 中断返回
 A. I $\rightarrow$ V $\rightarrow$ VI $\rightarrow$ II $\rightarrow$ VII B. III $\rightarrow$ I $\rightarrow$ V $\rightarrow$ VII
 C. III $\rightarrow$ IV $\rightarrow$ V $\rightarrow$ VI $\rightarrow$ VII D. IV $\rightarrow$ I $\rightarrow$ V $\rightarrow$ VI $\rightarrow$ VII
22. 假定一台计算机的显示存储器用 DRAM 芯片实现, 若要求显示分辨率为 1600×1200 , 颜色深度为 24 位, 帧频为 85Hz, 显存总带宽的 50% 用来刷新屏幕, 则需要的显存总带宽至少约为 ()。
- A. 245Mbit/s B. 979Mbit/s
 C. 1958Mbit/s D. 7834Mbit/s
23. 下列选项中, 操作系统提供的给应用程序的接口是 ()。
- A. 系统调用 B. 中断 C. 库函数 D. 原语
24. 下列选项中, 导致创建新进程的操作是 ()。

- I. 用户登录成功 II. 设备分配 III. 启动程序执行
 A. 仅 I 和 II B. 仅 II 和 III C. 仅 I 和 III D. I、II、III

25. 设与某资源相关联的信号量初值为 3，当前值为 1。若 M 表示该资源的可用个数，N 表示等待该资源的进程数，则 M、N 分别是（ ）。

- A. 0、1 B. 1、0 C. 1、2 D. 2、0

26. 下列选项中，降低进程优先级的合理时机是（ ）。

- A. 进程的时间片用完 B. 进程刚完成 I/O，进入就绪队列
 C. 进程长期处于就绪队列 D. 进程从就绪状态转为运行态

27. 进行 p0 和 p1 的共享变量定义及其初值为：

boolean flag[2];

int turn=0;

flag[0]=FALSE; flag[1]=FALSE;

若进行 p0 和 p1 访问临界资源的类 C 代码实现如下：

void p0() //进程 p0

{ while (TRUE)

{ flag[0]=TRUE; turn=1;

While (flag[1]&&(turn==1));

临界区;

flag[0]=FALSE;

}

}

void p1() //进程 p1

{ while (TRUE)

{ flag[1]=TRUE; turn=0;

While (flag[0]&&(turn==0));

临界区;

flag[1]=FALSE;

}

}

则并发执行进程 p0 和 p1 时产生的情形是（ ）。

- A. 不能保证进程互斥进入临界区，会出现“饥饿”现象
 B. 不能保证进程互斥进入临界区，不会出现“饥饿”现象
 C. 能保证进程互斥进入临界区，会出现“饥饿”现象
 D. 能保证进程互斥进入临界区，不会出现“饥饿”现象

28. 某基于动态分区存储管理的计算机，其主存容量为 55MB（初始为空闲），采用最佳适应分配（Best Fit）算法，分配和释放的顺序为：分配 15MB，分配 30MB，释放 15MB，分配 8MB，分配 6MB，此时主存中最大空闲分区的大小是（ ）。

- A. 7MB B. 9MB C. 10MB D. 15MB

29. 某计算机采用二级页表的分页存储管理方式，按字节编制，页的大小为 2^{10} 字节，页表项大小为 2 字节，逻辑地址结构为：

逻辑地址空间大小为 2^{16} 页，则表示整个逻辑地址空

间的页目录表中包含表项的个数至少是（ ）。

- A. 64 B. 128 C. 256 D. 512

30. 设文件索引结点中有 7 个地址项，其中 4 个地址项为直接地址索引，2 个地址项为一级间接地址索引，1 个地址项为二级间接地址索引，每个地址项的大小为 4B。若磁盘索引块和磁盘数据块大小均为 256B，则可表示的单个文件最大长度是（ ）。

- A. 33KB B. 519KB C. 1057KB D. 16513KB

31. 设置当前工作目录的主要目的是（ ）。

- A. 节省外存空间 B. 节省内存空间
 C. 加快文件的检索速度 D. 加快文件的读/写速度

32. 本地用户通过键盘登录系统时，首先获得键盘输入信息的程序是（ ）。

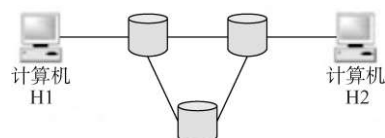
页目录号	页号	页内偏移量
------	----	-------

- A. 命令解释程序 B. 中断处理程序
C. 系统调用服务程序 D. 用户登录程序

33. 下列选项中, 不属于网络体系结构所描述的内容是 ()。

- A. 网络的层次 B. 每一层使用的协议
C. 协议的内部实现细节 D. 每一层必须完成的功能

34. 在下图所表示的采用“存储-转发”方式的分组交换网络中, 所有链路的数据传输速率为 100Mbit/s, 分组大小为 1000B, 其中分组头大小为 20B。若主机 H1 向主机 H2 发送一个大小为 980000B 的文件, 则在不考虑分组拆装时间和传播延迟的情况下, 从 H1 发送开始到 H2 接收完为止, 需要的时间至少是 ()。



- A. 80ms B. 80.08ms C. 80.16ms D. 80.24ms

35. 某自治系统内采用 RIP 协议, 若该自治系统内的路由器 R1 收到其邻居路由器 R2 的距离矢量, 距离矢量中包含信息<net1, 16>, 则能得出的结论是 ()。

- A. R2 可以经过 R1 到达 net1, 跳数为 17
B. R2 可以到达 net1, 跳数为 16
C. R1 可以经过 R2 到达 net1, 跳数为 17
D. R1 不能经过 R2 到达 net1

36. 若路由器 R 因为拥塞丢弃 IP 分组, 则此时 R 可向发出该 IP 分组的源主机发送的 ICMP 报文类型是 ()。

- A. 路由重定向 B. 目的不可达
C. 源抑制 D. 超时

37. 某网络的 IP 地址空间为 192.168.5.0/24, 采用定长子网划分, 子网掩码为 255.255.255.248, 则该网络中的最大子网个数、每个子网内的最大可分配地址个数分别是 ()。

- A. 32、8 B. 32、6 C. 8、32 D. 8、30

38. 下列网络设备中, 能够抑制广播风暴的是 ()。

- I. 中继器 II. 集线器 III. 网桥 IV. 路由器
A. 仅 I 和 II B. 仅 III C. 仅 III 和 IV D. 仅 IV

39. 主机甲和主机乙之间已建立一个 TCP 连接, TCP 最大段长度为 1000B, 若主机甲的当前拥塞窗口为 4000B, 在主机甲向主机乙连续发送 2 个最大段后, 成功收到主机乙发送的对第一个段的确认段, 确认段中通告的接收窗口大小为 2000B, 则此时主机甲还可以向主机乙发送的最大字节数是 ()。

- A. 1000 B. 2000 C. 3000 D. 4000

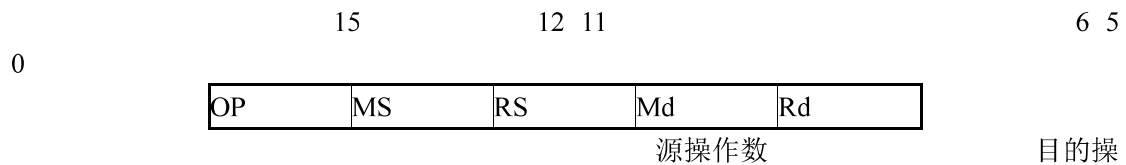
40. 如果本地域名服务器无缓存, 当采用递归方法解析另一网络某主机域名时, 用户主机、本地域名服务器发送的域名请求消息数分别为 ()。

- A. 一条、一条 B. 一条、多条
C. 多条、一条 D. 多条、多条

二、综合应用题: 41~47 小题, 共 70 分。请将答案写在答题纸指定位置上。

41. (10 分) 将关键字序列 (7、8、30、11、18、9、14) 散列存储到散列表中, 散列表的存储空间是一个下标从 0 开始的一维数组, 散列函数为 $H(\text{key}) = (\text{key} \times 3) \text{ MOD } 7$, 处理冲突采用线性探测再散列法, 要求装填 (载) 因子为 0.7。

- (1) 请画出所构造的散列表。
- (2) 分别计算等概率情况下查找成功和查找不成功的平均查找长度。
42. (13 分) 设将 n ($n>1$) 个整数存放到一维数组 R 中。试设计一个在时间和空间两方面都尽可能高效的算法，将 R 中保存的序列循环左移 p ($0<p<n$) 个位置，即将 R 中的数据序列由 $(x_0, x_1, \dots, x_{n-1})$ 变换为 $(x_p, x_{p+1}, \dots, x_{n-1}, x_0, x_1, \dots, x_{p-1})$ 。要求：
- (1) 给出算法的基本设计思想。
- (2) 根据设计思想，采用 C 或 C++ 或 Java 语言描述算法，关键之处给出注释。
- (3) 说明你所设计算法的时间复杂度和空间复杂度。
43. (11 分) 某计算机字节长为 16 位，主存地址空间大小为 128KB，按字编址。采用单字长指令格式，指令各字段定义如下：



Ms/Md	寻址方式	助记符	含义
000B	寄存器直接	Rn	操作数=(Rn)
001B	寄存器间接	(Rn)	操作数=((Rn))
010B	寄存器间接、自增	(Rn)+	操作数=((Rn)), (Rn)+1->Rn
011B	相对	D(Rn)	转移目标地址=(PC)+(Rn)

注：(x)表示存储地址 x 或寄存器 x 的内容。

- 请回答下列问题：
- (1) 该指令系统最多可有多少指令？该计算机最多有多少个通用寄存器？存储器地址寄存器（MAR）和存储器数据寄存器（MDR）至少各需要多少位？
- (2) 转移指令的目标地址范围是多少？
- (3) 若操作码 0010B 表示加法操作（助记符为 add），寄存器 R4 和 R5 的编号分别为 100B 和 101B，R4 的内容为 1234H，R5 的内容为 5678H，地址 1234H 中的内容为 5678H，地址 5678H 中的内容为 1234H，则汇编语句“add(R4), (R5)+”（逗号前为源操作数，逗号后为目的的操作数）对应的机器码是什么（用十六进制表示）？该指令执行后，哪些寄存器和存储单元中的内容会改变？改变后的内容是什么？
44. (12 分) 某计算机的主存地址空间大小为 256MB，按字节编址。指令 Cache 和数据 Cache 分离，均有 8 个 Cache 行，每个 Cache 行大小为 64B，数据 Cache 采用直接映射方式。现有两个功能相同的程序 A 和 B，其伪代码如下所示：

程序 A: <pre> int a[256][256]; int sum_array 1() { int i,j,sum=0; for(i=0;i<256;i++) </pre>	程序 B: <pre> int a[256][256]; int sum_array 2() { int i,j,sum=0; for(j=0;j<256;j++) </pre>
--	--

<pre> for (j=0;j<256;j++) sum +=a[i][j]; return sum; } </pre>	<pre> for (i=0;i<256;i++) sum +=a[i][j]; return sum; } </pre>
---	---

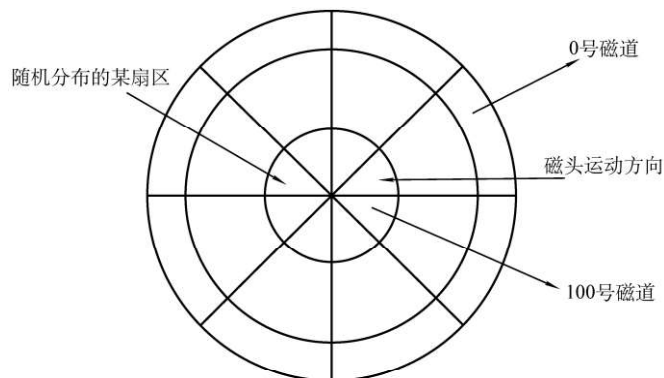
假定 int 类型数据用 32 位补码表示，程序编译时 i、j、sum 均分配在寄存器中，数组 a 按行优先方式存放，其首地址为 320（十进制）。请回答下列问题，要求说明理由或给出计算过程。

- （1）若不考虑用于 Cache 一致维护和替换算法的控制位，则数据 Cache 的总容量为多少？
- （2）数组元素 a[0][31]和 a[1][1]各自所在的主存块对应的 Cache 行号分别是多少（Cache 行号从 0 开始）？
- （3）程序 A 和 B 的数据访问命中率各是多少？哪个程序的执行时间更短？

45.（7 分）假设计算机系统采用 CSCAN（循环扫描）磁盘调度策略，使用 2KB 的内存空间记录 16384 个磁盘块的空闲状态。

（1）请说明在上述条件如何进行磁盘块空闲状态的管理。

（2）设某单面磁盘的旋转速度为每分钟 6000 转，每个磁道有 100 个扇区，相邻磁道间的平均移动的时间为 1ms。若在某时刻，磁头位于 100 号磁道处，并沿着磁道号增大的方向移动（如下图所示），磁道号的请求队列为 50、90、30、120，对请求队列中的每个磁道需读取 1 个随机分布的扇区，则读完这 4 个扇区共需要多少时间？要求给出计算过程。



（3）如果将磁盘替换为随机访问的 Flash 半导体存储器（如 U 盘、SSD 等），是否有比 CSACN 更高效的磁盘调度策略？若有，给出磁盘调度策略的名称并说明理由；若无，请说明理由。

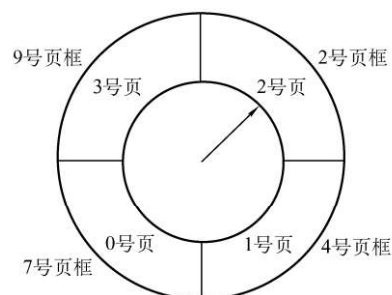
46.（8 分）设某计算机的逻辑地址空间和物理地址空间均为 64KB，按字节编址。某进程最多需要 6 页（Page）数据存储空间，页的大小为 1KB，操作系统采用固定分配局部置换策略为此进程分配 4 个页框（Page Frame）。在时刻 260 前该进程访问情况如下表所示（访问位即使用位）。

页号	页框号	装入时间	访问位
0	7	130	1
1	4	230	1

2	2	200	1
3	9	160	1

当该进程执行到时刻 260 时，要访问逻辑地址为 17CAH 的数据。请回答下列问题：

- (1) 该逻辑地址对应的页号是多少？
- (2) 若采用先进先出(FIFO)置换算法, 该逻辑地址对应的物理地址是多少？要求给出计算过程。
- (3) 若采用时钟(Clock)置换算法, 该逻辑地址对应的物理地址是多少？要求给出计算过程。(设搜索下一页的指针按顺时针方向移动, 且指向当前 2 号页框, 示意图如下所示)



47. (9 分) 某局域网采用 CSMA/CD 协议实现介质访问控制, 数据传输率为 10Mbit/s, 主机甲和主机乙之间的距离为 2km, 信号传播速度是 200000km/s。请回答下列问题, 要求说明理由或写出计算过程。

- (1) 若主机甲和主机乙发送数据时发生冲突, 则从开始发送数据时刻起, 再到两台主机均检测到冲突时刻为止, 最短需经过多长时间? 最长经过多长时间? (假设主机甲和主机乙发送数据过程中, 其他主机不发送数据)
- (2) 若网络不存在任何冲突与差错, 主机甲总是以标准的最长以太网数据帧 (1518B) 向主机乙发送数据, 主机乙每成功收到一个数据帧后立即向主机甲发送一个 64B 的确认帧, 主机甲收到确认帧后立即发送下一个数据帧。此时主机甲的有效数据传输速率是多少? (不考虑以太网帧的前导码)

试题答案及评分参考

一、单项选择题：每小题 2 分，共 80 分。

- | | | | | |
|-------|-------|-------|-------|-------|
| 1. D | 2. C | 3. D | 4. C | 5. B |
| 6. A | 7. C | 8. B | 9. B | 10. D |
| 11. A | 12. D | 13. B | 14. B | 15. D |
| 16. A | 17. D | 18. B | 19. A | 20. D |
| 21. A | 22. D | 23. A | 24. C | 25. B |
| 26. A | 27. D | 28. B | 29. B | 30. C |
| 31. C | 32. B | 33. C | 34. C | 35. D |
| 36. C | 37. B | 38. D | 39. A | 40. A |

二、综合应用题：41~47 小题，共 70 分。

41. 【答案要点】

(1) 构造的散列表如下：(6 分)

下标	0	1	2	3	4	5	6	7	8	9
关键字	7	14		8		11	30	18	9	

【评分说明】所画的散列表长度正确，给 1 分。插入的关键字中，前 4 个无冲突的关键字填写正确，给 2 分。后 3 个关键字填写正确，每个给 1 分。考生可以不写出计算过程。若解答部分正确，酌情给分。

(2)

查找成功的平均查找长度： $ASL_{成功}=12/7$ 。(2 分)

查找不成功的平均查找长度： $ASL_{不成功}=18/7$ 。(2 分)

【评分说明】若分别采用公式 (α 为装填因子)： $1/2 (1+1/(1-\alpha))$ 和 $1/2 (1+1/(1-\alpha)^2)$ ，计算查找成功和查找不成功的平均查找长度，且计算正确，可共给 2 分。若绝大部分正确，酌情给分。

42. 【答案要点】

(1) 给出算法的基本设计思想：(4 分)

先将这 n 个元素的数据序列 $(x_0, x_1, \dots, x_p, x_{p+1}, \dots, x_{n-1})$ 原地逆置，得到 $(x_{n-1}, \dots, x_p, x_{p-1}, \dots, x_0)$ ，然后再将前 $n-p$ 个元素 $(x_{n-1}, \dots, x_p)$ 和后 p 个元素 $(x_{p-1}, \dots, x_0)$ 分别原地逆置，得到最终结果 $(x_p, x_{p+1}, \dots, x_{n-1}, x_0, x_1, \dots, x_{p-1})$ 。

(2) 算法实现：(7 分)

算法可以用两个函数，即 `Reverse()` 和 `LeftShift()` 实现相应的功能，后者调用 `Reverse()` 函数三次。

算法如下：

```
void Reverse(int R[],int left,int right)
```

```
{
    int k=left,j=right,tmp;           //k 等于左边界 left, j 等于右边界 right
    while(k<j)
    {
        //交换 R[k]与 R[j]
        tmp=R[k];
        R[k]=R[j];
```

```

        R[j]=tmp;
        k++;           //k 右移一个位置
        j--;           //j 左移一个位置
    }
}

```

```

void LeftShift(int R[],int n,int p) //循环左移 p 个元素
{
    if(p>0&&p<n)
    {
        Reverse(R,0,n-1);           //将全部数据逆置
        Reverse(R,0,n-p-1);         //将前 n-p 个元素逆置
        Reverse(R,n-p,n-1);         //将后 p 个元素逆置
    }
}

```

【(1)、(2) 的评分说明】

- ① 考生所给算法的时间复杂度及空间复杂度分别为 $O(n)$ 和 $O(1)$ ，且算法实现正确，可给 11 分；若时间复杂度超过 $O(n)$ 或空间复杂度超过 $O(1)$ ，能得到正确结果的，最高可给 7 分；若时间复杂度超过 $O(n)$ 且空间复杂度超过 $O(1)$ ，能得到正确结果的，则最高可给 3 分。
- ② 若在算法的基本设计思想描述中因文字表达没有非常清晰反映出算法思路，但在算法中能够清晰看出算法思想且正确的，可参照①的标准给分。
- ③ 若算法的基本设计思想描述或算法实现中部分正确，可参照①中各种情况的相应给分标准酌情给分。
- ④ 参考答案中只给出了使用 C 语言的版本，使用 C++/Java 语言的答案视同使用 C 语言。

(3) 说明算法复杂性：(2 分)

上述算法的时间复杂度为 $O(n)$ ，空间复杂度为 $O(1)$ 。

【评分说明】

若考生所给的时间复杂度及空间复杂度与考生所实现的算法一致，可给 2 分。

43. 【答案要点】

(1) 该指令系统最多可有 16 条指令；(1 分) 该机器最多有 8 个通用寄存器；(1 分) 因为地址空间大小为 128KB，按字编址，故共有 64K 个存储单元，地址位数为 16 位，所以 MAR 至少为 16 位；(1 分) 因为字长为 16 位，所以 MDR 至少为 16 位。(1 分)

(2) 转移目标地址范围为 0000H~FFFFH。(2 分)

【评分说明】若回答转移目标地址范围为-32768~32767，则给 1 分。

(3) 对于汇编语句“add(R4), (R5)+”，对应的机器码为 0010 001 100 010 101B，用十六进制表示为 2315H。(2 分)

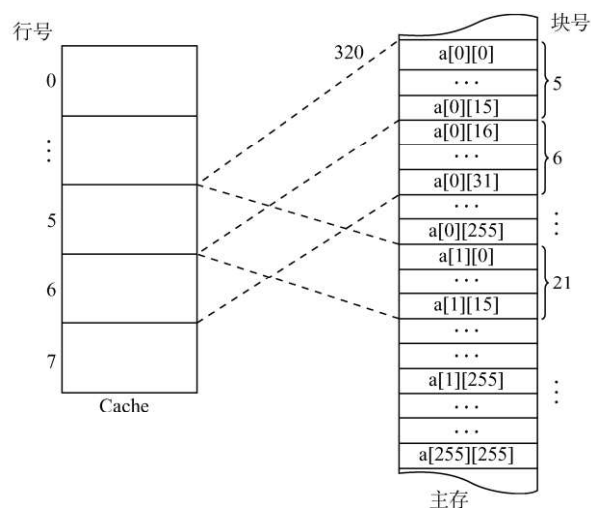
汇编语句“add(R4), (R5)+”指令执行后，R5 和存储单元 5678H 的内容会改变。(1 分) 执行后，R5 的内容从 5678H 变为 5679H；(1 分) 存储单元 5678H 中的内容从 1234H 变为 68ACH。(1 分)

44. 【答案要点】

(1) 数据 Cache 的总容量为 4256 位 (532 字节)。(1 分)

【评分说明】若解题思路正确，但是计算结果不正确，可酌情给分。

(2) 数组 a 在主存的存放位置及其与 Cache 之间的映射关系如下图所示。



$a[0][31]$ 所在主存块映射到 Cache 第 6 行, $a[1][1]$ 所在主存块映射到 Cache 第 5 行。(2 分)

【评分说明】若不画图, 但解题思路和结果正确, 给满分。

(3) 编译时, i 、 j 、 sum 均分配在寄存器中, 故数据访问命中率仅考虑数组 a 的情况。

① 程序 A 的数据访问命中率为 93.75%;

② 程序 B 的数据访问命中率为 0。

根据上述计算出的命中率, 得知程序 B 每次取数都要访问主存, 所以程序 A 的执行比程序 B 快得多。

【评分说明】若解题思路不同, 但结果正确, 给满分。

45. 【答案要点】

(1) 用位示图表示磁盘的空闲状态。(1 分) 每一位表示一个磁盘块的空闲状态, 共需要 $16384/8=2048$ 字节=2KB。系统提供的 2KB 内存正好能表示这 16384 个磁盘块。(1 分)

【评分说明】如果叙述的其他方法原理清楚且符合题意要求, 同样给分。

(2) 采用 CSCAN 调度算法, 访问磁道的顺序为 120、30、50、90, 则磁头移动磁道长度为 $20+90+20+40=170$, 总的移动磁道时间为 $170 \times 1\text{ms}=170\text{ms}$ 。(1 分)

每分钟 6000 转, 则每圈所需时间为 $60\text{s}/6000=0.01\text{s}=10\text{ms}$, 平均旋转延迟为 $0.5 \times 10\text{ms}=5\text{ms}$, 总的旋转延迟时间为 $4 \times 5\text{ms}=20\text{ms}$ 。(1 分)

每分钟 6000 转, 可求出读取一个磁道上的一个扇区的平均时间为 $10\text{ms}/100=0.1\text{ms}$, 总的读取扇区的时间为 $4 \times 0.1\text{ms}=0.4\text{ms}$ 。

将上述求和可得到读取上述磁道上所有扇区所花时间为 $170\text{ms}+20\text{ms}+0.4\text{ms}=190.4\text{ms}$ 。(1 分)【评分说明】过程描述正确, 但计算结果不正确, 可酌情给分。

(3) 采用 FCFS (先来先服务) 调度策略更高效。(1 分) 因为 Flash 的半导体存储器的物理结构不需要考虑寻道时间和旋转延迟, 可直接按 I/O 请求的先后顺序服务。(1 分)

【评分说明】如果叙述的其他调度策略原理清楚且符合题意要求, 同样给分。

46. 【答案要点】

(1) 因为 $17\text{CAH}=0001\ 0111\ 1100\ 1010\ \text{B}$, 表示页号的为左边 6 位, 即 00101B , 所以页号为 5。(2 分)

(2) 根据 FIFO 算法, 需要替换装入时间最早的页, 故需要置换装入时间最早的 0 号页, 即

将 5 号页装入到 7 号页框中，所以物理地址为 0001 1111 1100 1010B=1FCAH。(3 分)

【评分说明】过程描述正确给 2 分，结果正确给 1 分。

(3) 根据 CLOCK 算法，如果当前指针所指页框的使用位为 0 时，则替换该页；否则将使用位清 0，并将指针指向下一个页框，继续查找。根据题设和示意图，将从 2 号页框开始查找，前 4 次查找页框号的顺序为 2->4->7->9，并将对应页框使用位清 0。在第 5 次查找中，指针指向 2 号页框，这时 2 号页框的使用位为 0，故置换 2 号页框对应的 2 号页，将 5 号页转入 2 号页框中，并将对应使用位设置为 1，所以对应的物理地址为 0000 1011 1100 1010 B=0BCAH。(3 分)

【评分说明】过程描述正确给 2 分，结果正确给 1 分。

47. 【答案要点】

(1) 主机甲和主机乙之间单向传播延迟时间为 $10\mu\text{s}$ 。两台主机均检测到冲突时，最短所需时间和最长所需时间对应下面两种极端情况：

① 主机甲和主机乙同时各发送一个数据帧，信号在信道中发生冲突后，冲突信号继续向两个方向传播。因此，甲乙两台主机均检测到冲突时，最短需经过 $10\mu\text{s}$ 。

② 主机甲（或主机乙）先发送一个数据帧，当该数据帧即将到达主机乙（或主机甲）时，主机乙（或主机甲）也开始发送一个数据帧。这时，主机乙（或主机甲）将立即检测到冲突；而主机甲（或主机乙）要检测到冲突，冲突信号还需要从主机乙（或主机甲）传播到主机甲（或主乙）。因此，甲乙两台主机均检测到冲突时，最长需经过 $20\mu\text{s}$ 。

【评分说明】采用其他方法解答正确，同样给分；若计算结果不正确，但解题思路正确，可酌情给分。

(2) 发送 1518B 的数据帧所用时间（传输延迟）为 $1214.4\mu\text{s}$ 。(1 分) 发送 64B 的确认帧所用时间（传输延迟）为 $51.2\mu\text{s}$ 。(1 分) 主机甲从发送数据帧开始到收完确认帧为止的时间记为 $T_{\text{总}}$ ，则 $T_{\text{总}}=1285.6\mu\text{s}$ ；(1 分)

主机甲的有效数据传输速率= $12\ 000\text{bit}/1285.6\mu\text{s}\approx 9.33\text{Mbit/s}$ 。

【评分说明】若计算结果不正确，但解题思路正确，可酌情给分。

2011 年全国硕士研究生入学统一考试
计算机科学与技术学科联考
计算机学科专业基础综合试题

一、单项选择题：第 1~40 小题，每小题 2 分，共 80 分。下列每题给出的四个选项中，只有一个选项最符合试题要求。

1. 设 n 是描述问题规模的非负整数，下面程序片段的时间复杂度是（ ）。

```
x=2;
while(x<n/2)
    x=2*x;
```

A. $O(\log_2 n)$ B. $O(n)$ C. $O(n \log_2 n)$ D. $O(n^2)$

2. 元素 a, b, c, d, e 依次进入初始为空的栈中，若元素进栈后可停留、可出栈，直到所有的元素都出栈，则在所有可能的出栈序列中，以元素 d 开头的序列个数是（ ）。

A. 3 B. 4 C. 5 D. 6

3. 已知循环队列存储在一维数组 $A[0..n-1]$ 中，且队列非空时 $front$ 和 $rear$ 分别指向队头和队尾元素。若初始时队列为空，且要求第 1 个进入队列的元素存储在 $A[0]$ 处，则初始时 $front$ 和 $rear$ 的值分别是（ ）。

A. 0, 0 B. 0, $n-1$ C. $n-1, 0$ D. $n-1, n-1$

4. 若一棵完全二叉树有 768 个结点，则该二叉树中叶结点的个数是（ ）。

A. 257 B. 258 C. 384 D. 385

5. 若一棵二叉树的前序遍历序列和后序遍历序列分别为 1, 2, 3, 4 和 4, 3, 2, 1，则该二叉树的中序遍历序列不会是（ ）。

A. 1, 2, 3, 4 B. 2, 3, 4, 1
C. 3, 2, 4, 1 D. 4, 3, 2, 1

6. 已知一棵有 2011 个结点的树，其叶结点个数为 116，该树对应的二叉树中无右孩子的结点的个数是（ ）。

A. 115 B. 116 C. 1895 D. 1896

7. 对于下列关键字序列，不可能构成某二叉排序树中一条查找路径的序列是（ ）。

A. 95, 22, 91, 24, 94, 71 B. 92, 20, 91, 34, 88, 35
C. 21, 89, 77, 29, 36, 38 D. 12, 25, 71, 68, 33, 34

8. 下列关于图的叙述中，正确的是（ ）。

I. 回路是简单路径
II. 存储稀疏图，用邻接矩阵比邻接表更省空间
III. 若有向图中存在拓扑序列，则该图不存在回路
A. 仅 II B. 仅 I、II C. 仅 III D. 仅 I、III

9. 为提高散列 (Hash) 表的查找效率，可以采取的正确措施是（ ）。

I. 增大装填 (载) 因子
II. 设计冲突 (碰撞) 少的散列函数
III. 处理冲突 (碰撞) 时避免产生聚集 (堆积) 现象
A. 仅 I B. 仅 II C. 仅 I、II D. 仅 II、III

10. 为实现快速排序算法，待排序序列宜采用的存储方式是（ ）。

A. 顺序存储 B. 散列存储 C. 链式存储 D. 索引存储

11. 已知序列 25, 13, 10, 12, 9 是大根堆，在序列尾部插入新元素 18，将其再调整为大根

堆，调整过程中元素之间进行的比较次数是（ ）。

- A. 1 B. 2 C. 4 D. 5

12. 下列选项中，描述浮点数操作速度指标的是（ ）。

- A. MIPS B. CPI C. IPC D. MFLOPS

13. float 型数据通常用 IEEE754 单精度浮点数格式表示。若编译器将 float 型变量 x 分配在一个 32 位浮点寄存器 FR1 中，且 $x = -8.25$ ，则 FR1 的内容是（ ）。

- A. C104 0000H B. C242 0000H
C. C184 0000H D. C1C2 0000H

14. 下列各类存储器中，不采用随机存取方式的是（ ）。

- A. EPROM B. CDROM C. DRAM D. SRAM

15. 某计算机存储器按字节编址，主存地址空间大小为 64MB，现用 4Mx8 位的 RAM 芯片组成 32MB 的主存储器，则存储器地址寄存器 MAR 的位数至少是（ ）。

- A. 22 位 B. 23 位 C. 25 位 D. 26 位

16. 偏移寻址通过将某个寄存器内容与一个形式地址相加而生成有效地址。下列寻址方式中，不属于偏移寻址方式的是（ ）。

- A. 间接寻址 B. 基址寻址 C. 相对寻址 D. 变址寻址

17. 某机器有一个标志寄存器，其中有进位/借位标志 CF、零标志 ZF、符号标志 SF 和溢出标志 OF，条件转移指令 bgt（无符号整数比较大小时转移）的转移条件是（ ）。

- A. $CF + OF = 1$ B. $\overline{SF} + ZF = 1$

- C. $\overline{CF} + \overline{ZF} = 1$ D. $\overline{CF} + \overline{SF} = 1$

18. 下列给出的指令系统特点中，有利于实现指令流水线的是（ ）。

- I. 指令格式规整且长度一致
II. 指令和数据按边界对齐存放
III. 只有 Load/Store 指令才能对操作数进行存储访问
A. 仅 I、II B. 仅 II、III C. 仅 I、III D. I、II、III

19. 假定不采用 Cache 和指令预取技术，且机器处于“开中断”状态，则在下列有关指令执行的叙述中，错误的是（ ）。

- A. 每个指令周期中 CPU 都至少访问内存一次
B. 每个指令周期一定大于或等于一个 CPU 时钟周期
C. 空操作指令的指令周期中任何寄存器的内容都不会被改变
D. 当前程序在每条指令执行结束时都可能被外部中断打断

20. 在系统总线的数据线上，不可能传输的是（ ）。

- A. 指令 B. 操作数
C. 握手（应答）信号 D. 中断类信号

21. 某计算机有五级中断 $L_4 \sim L_0$ ，中断屏蔽字为 $M_4M_3M_2M_1M_0$ ， $M_i = 1$ ($0 \leq i \leq 4$) 表示对 L_i 级中断进行屏蔽。若中断响应优先级从高到低的顺序是 $L_0 \rightarrow L_1 \rightarrow L_2 \rightarrow L_3 \rightarrow L_4$ ，且要求中断处理优先级从高到低的顺序是 $L_4 \rightarrow L_0 \rightarrow L_2 \rightarrow L_1 \rightarrow L_3$ ，则 L_1 的中断处理程序中设置的中断屏蔽字是（ ）。

- A. 11110 B. 01101 C. 00011 D. 01010

22. 某计算机处理器主频为 50MHz，采用定时查询方式控制设备 A 的 I/O，查询程序运行一次所用的时钟周期至少为 500。在设备 A 工作期间，为保证数据不丢失，每秒需对其查询至

少 200 次，则 CPU 用于设备 A 的 I/O 的时间占整个 CPU 时间的百分比至少是（ ）。

- A. 0.02% B. 0.05% C. 0.20% D. 0.50%

23. 下列选项中，满足短任务优先且不会发生饥饿现象的调度算法是（ ）。

- A. 先来先服务 B. 高响应比优先
C. 时间片轮转 D. 非抢占式短任务优先

24. 下列选项中，在用户态执行的是（ ）。

- A. 命令解释程序 B. 缺页处理程序
C. 进程调度程序 D. 时钟中断处理程序

25. 在支持多线程的系统中，进程 P 创建的若干个线程不能共享的是（ ）。

- A. 进程 P 的代码段 B. 进程 P 中打开的文件
C. 进程 P 的全局变量 D. 进程 P 中某线程的栈指针

26. 用户程序发出磁盘 I/O 请求后，系统的正确处理流程是（ ）。

- A. 用户程序→系统调用处理程序→中断处理程序→设备驱动程序
B. 用户程序→系统调用处理程序→设备驱动程序→中断处理程序
C. 用户程序→设备驱动程序→系统调用处理程序→中断处理程序
D. 用户程序→设备驱动程序→中断处理程序→系统调用处理程序

27. 某时刻进程的资源使用情况如下表所示。

进程	已分配资源			尚需分配			可用资源		
	R1	R2	R3	R1	R2	R3	R1	R2	R3
P1	2	0	0	0	0	1	0	2	1
P2	1	2	0	1	3	2			
P3	0	1	1	1	3	1			
P4	0	0	1	2	0	0			

此时的安全序列是（ ）。

- A. P1, P2, P3, P4 B. P1, P3, P2, P4
C. P1, P4, P3, P2 D. 不存在

28. 在缺页处理过程中，操作系统执行的操作可能是（ ）。

- I. 修改页表 II. 磁盘 I/O III. 分配页框
A. 仅 I、II B. 仅 II C. 仅 III D. I、II 和 III

29. 当系统发生抖动（thrashing）时，可以采取的有效措施是（ ）。

- I. 撤销部分进程 II. 增加磁盘交换区的容量 III. 提高用户进程的优先级
A. 仅 I B. 仅 II C. 仅 III D. 仅 I, II

30. 在虚拟内存管理中，地址变换机构将逻辑地址变为物理地址，形成该逻辑地址的阶段是（ ）。

- A. 编辑 B. 编译 C. 链接 D. 装载

31. 某文件占 10 个磁盘块，现要把该文件磁盘块逐个读入主存缓冲区，并送用户区进行分析。假设一个缓冲区与一个磁盘块大小相同，把一个磁盘块读入缓冲区的时间为 $100\mu\text{s}$ ，将缓冲区的数据传送到用户区的时间是 $50\mu\text{s}$ ，CPU 对一块数据进行分析的时间为 $50\mu\text{s}$ 。在单缓冲区和双缓冲区结构下，读入并分析完该文件的时间分别是（ ）。

- A. 1500μs, 1000μs B. 1550μs, 1100μs
C. 1550μs, 1550μs D. 2000μs, 2000μs

32. 有两个并发执行的进程 P1 和 P2, 共享初值为 1 的变量 x。P1 对 x 加 1, P2 对 x 减 1。加 1 和减 1 操作的指令序列分别如下所示。

//加 1 操作	//减 1 操作
load R1,x ①//取 x 到寄存器 R1 中	load R2,x ④
inc R1 ②	dec R2 ⑤
store x,R1 ③//将 R1 的内容存入 x	store x,R2 ⑥

两个操作完成后, x 的值 ()。

- A. 可能为-1 或 3 B. 只能为 1
C. 可能为 0、1 或 2 D. 可能为-1、0、1 或 2

33. TCP/IP 参考模型的网络层提供的是 ()。

- A. 无连接不可靠的数据报服务 B. 无连接可靠的数据报服务
C. 有连接不可靠的虚电路服务 D. 有连接可靠的虚电路服务

34. 若某通信链路的数据传输速率为 2400bit/s, 采用 4 相位调制, 则该链路的波特率是 ()。

- A. 600 波特 B. 1200 波特 C. 4800 波特 D. 9600 波特

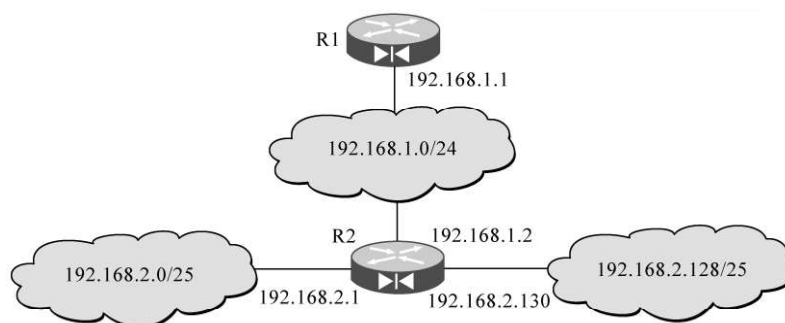
35. 数据链路层采用选择重传协议 (SR) 传输数据, 发送方已发送了 0~3 号数据帧, 现已收到 1 号帧的确认, 而 0、2 号帧依次超时, 则此时需要重传的帧数是 ()。

- A. 1 B. 2 C. 3 D. 4

36. 下列选项中, 对正确接收到的数据帧进行确认的 MAC 协议是 ()。

- A. CSMA B. CDMA C. CSMA/CD D. CSMA/CA

37. 某网络拓扑如下图所示, 路由器 R1 只有到达子网 192.168.1.0/24 的路由。为使 R1 可以将 IP 分组正确地路由到图中所有子网, 则在 R1 中需要增加的一条路由 (目的网络, 子网掩码, 下一跳) 是 ()。



- A. 192.168.2.0, 255.255.255.128, 192.168.1.1
B. 192.168.2.0, 255.255.255.0, 192.168.1.1
C. 192.168.2.0, 255.255.255.128, 192.168.1.2
D. 192.168.2.0, 255.255.255.0, 192.168.1.2

38. 在子网 192.168.4.0/30 中, 能接受目的地址为 192.168.4.3 的 IP 分组的最大主机数是 ()。

- A. 0 B. 1 C. 2 D. 4

39. 主机甲向主机乙发送一个 (SYN=1, seq=11220) 的 TCP 段, 期望与主机乙建立 TCP 连接, 若主机乙接受该连接请求, 则主机乙向主机甲发送的正确的 TCP 段可能是 ()。

- A. (SYN=0, ACK=0, seq=11221, ack=11221)
B. (SYN=1, ACK=1, seq=11220, ack=11220)

C. (SYN=1, ACK=1, seq=11221, ack=11221)

D. (SYN=0, ACK=0, seq=11220, ack=11220)

40. 主机甲与主机乙之间已建立一个 TCP 连接, 主机甲向主机乙发送了 3 个连续的 TCP 段, 分别包含 300 字节、400 字节和 500 字节的有效载荷, 第 3 个段的序号为 900。若主机乙仅正确接收到第 1 和第 3 个段, 则主机乙发送给主机甲的确认序号是 ()。

A. 300 B. 500 C. 1200 D. 1400

二、综合应用题: 41~47 小题, 共 70 分。请将答案写在答题纸指定位置上。

41. (8 分) 已知有 6 个顶点 (顶点编号为 0~5) 的有向带权图 G, 其邻接矩阵 A 为上三角矩阵, 按行为主序 (行优先) 保存在如下的一维数组中。

4	6	∞	∞	∞	5	∞	∞	∞	4	3	∞	∞	3	3
---	---	----------	----------	----------	---	----------	----------	----------	---	---	----------	----------	---	---

要求:

(1) 写出图 G 的邻接矩阵 A。

(2) 画出有向带权图 G。

(3) 求图 G 的关键路径, 并计算该关键路径的长度。

42. (15 分) 一个长度为 L ($L \geq 1$) 的升序序列 S, 处在第 $\lceil L/2 \rceil$ 个位置的数称为 S 的中位数。

例如, 若序列 $S_1 = (11, 13, 15, 17, 19)$, 则 S_1 的中位数是 15。两个序列的中位数是含它们所有元素的升序序列的中位数。例如, 若 $S_2 = (2, 4, 6, 8, 20)$, 则 S_1 和 S_2 的中位数是 11。现有两个等长的升序序列 A 和 B, 试设计一个在时间和空间两方面都尽可能高效的算法, 找出两个序列 A 和 B 的中位数。要求:

(1) 给出算法的基本设计思想。

(2) 根据设计思想, 采用 C 或 C++ 或 Java 语言描述算法, 关键之处给出注释。

(3) 说明你所设计算法的时间复杂度和空间复杂度。

43. (11 分) 假定在一个 8 位字长的计算机中运行如下类 C 程序段:

```
unsigned int x=134;
unsigned int y=246;
int m=x;
int n=y;
unsigned int z1=x-y;
unsigned int z2=x+y;
int k1=m-n;
int k2=m+n;
```

若编译器编译时将 8 个 8 位寄存器 R1~R8 分别分配给变量 x、y、m、n、z1、z2、k1 和 k2。

请回答下列问题 (提示: 带符号整数用补码表示):

(1) 执行上述程序段后, 寄存器 R1、R5 和 R6 的内容分别是什么? (用十六进制表示)

(2) 执行上述程序段后, 变量 m 和 k1 的值分别是多少? (用十进制表示)

(3) 上述程序段涉及带符号整数加/减、无符号整数加/减运算, 这四种运算能否利用同一个加法器及辅助电路实现? 简述理由。

(4) 计算机内部如何判断带符号整数加/减运算的结果是否发生溢出? 上述程序段中, 哪些带符号整数运算语句的执行结果会发生溢出?

44. (12 分) 某计算机存储器按字节编址, 虚拟 (逻辑) 地址空间大小为 16MB, 主存 (物理) 地址空间大小为 1MB, 页面大小为 4KB; Cache 采用直接映射方式, 共 8 行; 主存与 Cache 之间交换的块大小为 32B。系统运行到某一时刻时, 页表的部分内容和 Cache 的部分内容分别如题 44a 图、题 44b 图所示, 图中页框号及标记字段的内容为十六进制形式。

虚页号	有效位	页框号	...
0	1	06	
1	1	04	
2	1	15	
3	1	02	
4	0	—	
5	1	2B	
6	0	—	
7	1	32	

题 44a 图 页表的部分内容

行号	有效位	标记	...
0	1	020	
1	0	—	
2	1	01D	
3	1	105	
4	1	064	
5	1	14D	
6	0	—	
7	1	27A	

题 44b 图 Cache 的部分内容

分内容

请回答下列问题：

- (1) 虚拟地址共有几位，哪几位表示虚页号？物理地址共有几位，哪几位表示页框号（物理页号）？
- (2) 使用物理地址访问 Cache 时，物理地址应划分成哪几个字段？要求说明每个字段的位数及在物理地址中的位置。
- (3) 虚拟地址 001C60H 所在的页面是否在主存中？若在主存中，则该虚拟地址对应的物理地址是什么？访问该地址时是否 Cache 命中？要求说明理由。
- (4) 假定为该机配置一个 4 路组相连的 TLB，该 TLB 共可存放 8 个页表项，若其当前内容（十六进制）如题 44c 图所示，则此时虚拟地址 024BACH 所在的页面是否在主存中？要求说明理由。

组号	有效位	标记	页框号	有效位	标记	页框号	有效位	标记	页框号	有效位	标记	页框号
0	0	—	—	1	001	15	0	—	—	1	012	1F
1	1	013	2D	0	—	—	1	008	7E	0	—	—

题 44c 图 TLB 部分内容

45. (8 分) 某银行提供 1 个服务窗口和 10 个供顾客等待的座位。顾客到达银行时，若有空座位，则到取号机上领取一个号，等待叫号。取号机每次仅允许一位顾客使用。当营业员空闲时，通过叫号选取一位顾客，并为其服务。顾客和营业员的活动过程描述如下：

```
cobegin
{
    Process 顾客 i
    {
        从取号机获取一个号码；
        等待叫号；
        获取服务；
    }
}
```

```

    }
    Process 营业员
    {
        While (TRUE)
        {
            叫号;
            为顾客服务;
        }
    }
}coend

```

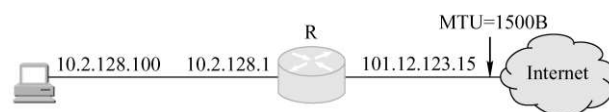
请添加必要的信号量和 P、V（或 wait()、signal()）操作，实现上述过程中的互斥与同步。要求写出完整的过程，说明信号量的含义并赋初值。

46.（7 分）某文件系统为一级目录结构，文件的数据一次性写入磁盘，已写入的文件不可修改，但可多次创建新文件。请回答如下问题：

（1）在连续、链式、索引三种文件的数据块组织方式中，哪种更合适？要求说明理由。为定位文件数据块，需要在 FCB 中设计哪些相关描述字段？

（2）为快速找到文件，对于 FCB，是集中存储好，还是与对应的文件数据块连续存储好？要求说明理由。

47.（9 分）某主机的 MAC 地址为 00-15-C5-C1-5E-28，IP 地址为 10.2.128.100（私有地址）。题 47a 图是网络拓扑，题 47b 图是该主机进行 Web 请求的一个以太网数据帧前 80 字节的十六进制及 ASCII 码内容。



题 47a 图 网络拓扑

0000	00 21 27 21 51 ee 00 15	c5 c1 5e 28 08 00 45
00	.!!Q... ..^(..E.	
0010	01 ef 11 3b 40 00 80 06	ba 9d 0a 02 80 64 40
aa	...:@... ..d@.	
0020	62 20 04 ff 00 50 e0 e2	00 fa 7b f9 f8 05 50 18
	b ...P.. ...{...P.	
0030	fa f0 1a c4 00 00 47 45	54 20 2f 72 66 63 2e 68
	GE T	
	/rfc.h	
0040	74 6d 6c 20 48 54 54 50	2f 31 2e 31 0d 0a 41 63
	tml HTTP	
	/1.1..Ac	

题 47b 图 以太网数据帧（前 80 字节）

请参考图中的数据回答以下问题：

（1）Web 服务器的 IP 地址是什么？该主机的默认网关的 MAC 地址是什么？

（2）该主机在构造题 47b 图的数据帧时，使用什么协议确定目的 MAC 地址？封装该协议请求报文的以太网帧的目的 MAC 地址是什么？

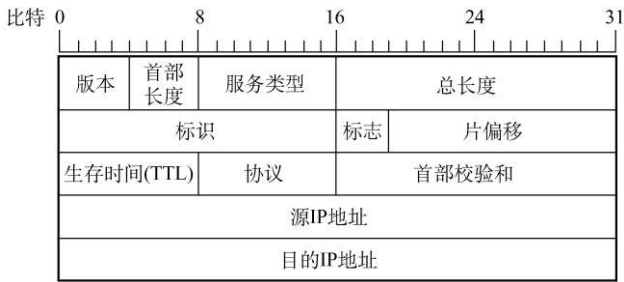
（3）假设 HTTP/1.1 协议以持续的非流水线方式工作，一次请求-响应时间为 RTT，rfc.Html 页面引用了 5 个 JPEG 小图像，则从发出题 47b 图中的 Web 请求开始到浏览器收到全部内容为止，需要经过多少个 RTT？

（4）该帧所封装的 IP 分组经过路由器 R 转发时，需修改 IP 分组头中的哪些字段？

注：以太网数据帧结构和 IP 分组头结构分别如题 47c 图、题 47d 图所示。

6B	6B	2B	46~1500B	4B
目的MAC地址	源MAC地址	类型	数据	CRC

题 47c 图 以太网帧结构



题 47d 图 IP 分组头结构

试题答案及评分参考

一、单项选择题：每小题 2 分，共 80 分。

1. A	2. B	3. B	4. C	5. C
6. D	7. A	8. C	9. D	10. A
11. B	12. D	13. A	14. B	15. D
16. A	17. C	18. D	19. C	20. C
21. D	22. C	23. B	24. A	25. D
26. B	27. D	28. D	29. A	30. C
31. B	32. C	33. A	34. B	35. B
36. D	37. D	38. C	39. C	40. B

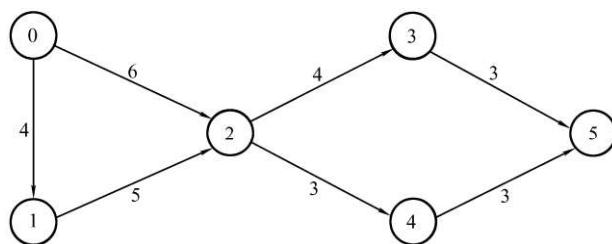
二、综合应用题：41~47 小题，共 70 分。

41. 【答案要点】

(1) 图 G 的邻接矩阵 A 如下：(2 分)

$$A = \begin{bmatrix} 0 & 4 & 6 & \infty & \infty & \infty \\ \infty & 0 & 5 & \infty & \infty & \infty \\ \infty & \infty & 0 & 4 & 3 & \infty \\ \infty & \infty & \infty & 0 & \infty & 3 \\ \infty & \infty & \infty & \infty & 0 & 3 \\ \infty & \infty & \infty & \infty & \infty & 0 \end{bmatrix}$$

(2) 图 G 如下：(2 分)



【评分说明】

① 考生画出的图 G 与上图同构，给 2 分。

② 若考生画出的图 G 部分正确，可酌情给分。

(3) 下图中粗线箭头所标识的 4 个活动组成图 G 的关键路径。(3 分)

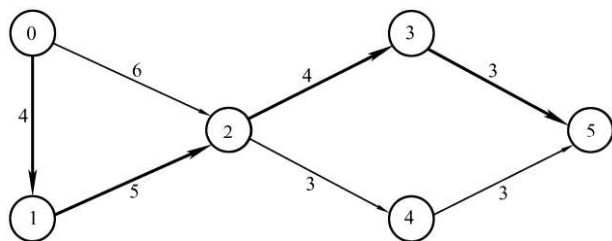


图 G 的关键路径的长度为 16。(1 分)

【评分说明】



若考生给出的答案（1）或答案（2）不完全正确，但所画的图是含 6 个顶点、7 条边的有向无环图，且所求得的关键路径及路径长度与考生所画的图吻合，则按（3）的标准给分。部分正确，可酌情给分。

42. 【答案要点】

（1）给出算法的基本设计思想：（5 分）

分别求两个升序序列 A、B 的中位数，设为 a 和 b。若 $a=b$ ，则 a 或 b 即为所求的中位数；否则，舍弃 a、b 中较小者所在序列之较小一半，同时舍弃较大者所在序列之较大一半，要求两次舍弃的元素个数相同。在保留的两个升序序列中，重复上述过程，直到两个序列中均只含一个元素时为止，则较小者即为所求的中位数。

（2）算法实现如下：（8 分）

```
int Search(int A[],int B[],int n)    //n 即为序列的长度 L
{
    int s1,e1,mid1,s2,e2,mid2;
    s1=0;e1=n-1;s2=1;e2=n-1;
    while(s1!=e1||s2!=e2)
    {
        mid1=(s1+e1)/2;
        mid2=(s2+e2)/2;
        if(A[mid1]==B[mid2])
            return A[mid1];
        if(A[mid1]<B[mid2])
        {
            //分别考虑奇数和偶数，保持两个子数组元素个数相等
            if((s1+e1)%2==0)    //若元素个数为奇数个
            {
                s1=mid1;        //舍弃 A 中间点以前的部分且保留中间点
                e2=mid2;        //舍弃 B 中间点以后的部分且保留中间点
            }
            else                //若元素个数为偶数个
            {
                s1=mid1+1;      //舍弃 A 中间点及中间点以前部分
                e2=mid2;        //舍弃 B 中间点以后部分且保留中间点
            }
        }
    }
    else
    {
        if((s1+e1)%2==0)    //若元素个数为奇数个
        {
            e1=mid1;        //舍弃 A 中间点以后部分且保留中间点
            s2=mid2;        //舍弃 B 中间点以前部分且保留中间点
        }
        else                //若元素个数为偶数个
        {
```

```

        e1=mid1+1;           //舍弃 A 中间点以后部分且保留中间点
        s2=mid2;           //舍弃 B 中间点及中间点以前的部分
    }
}
}
return (A[s1] < B[s2] ? A[s1] : B[s2]);
}

```

(3) 上述所给算法的时间、空间复杂度分别是 $O(\log_2 n)$ 和 $O(1)$ 。(2 分)

【评分说明】

① 考生设计的算法满足题目的功能要求且正确，则(1)、(2)根据所实现算法的效率给分，细则见下表。

时间复杂度	空间复杂度	(1)得分	(2)得分	说明
$O(\log_2 n)$	$O(1)$	5	8	
$O(\log_2 n)$	$O(\log_2 n)$	5	7	如采用递归算法
$O(n)$	$O(1)$	4	7	如采用 2 路归并的思想，程序见表后
$O(n)$	$O(n)$	4	5	如采用 2 路归并的思想，但使用了辅助数组
其他	其他	3	3	如对所有元素进行排序后再查找中位数

//采用 2 路归并的思想实现如下：

```

int M_search(int A[],int B[],int n)
{
    int i,j,k;
    i=j=k=0;
    while(i<n&& j<n)
    {
        k++;
        if(A[i]<B[j])
        {
            i++;
            if(k==n)
                return A[i-1];
        }
        else
        {
            j++;
            if(k==n)
                return B[j-1];
        }
    }
}

```

② 若在算法的基本设计思想描述中因文字表达没有非常清晰反映出算法思路，但在算法实现中能够清晰看出算法思想且正确的，可参照①的标准给分。

③ 若算法的基本设计思想描述或算法实现中部分正确，可参照①中各种情况的相应给分标准酌情给分。

④ 若考生所估计的时间复杂度及空间复杂度与考生所实现的算法一致，各给 1 分。

⑤ 参考答案中只给出了使用 C 语言的版本，使用 C++/Java 语言的答案视同使用 C 语言。

43. 【答案要点】

(1) $134=128+6=1000\ 0110B$ ，所以 x 的机器数为 $1000\ 0110B$ ，故 R1 的内容为 $86H$ 。(1 分)
 $246=255-9=1111\ 0110B$ ，所以 y 的机器数为 $1111\ 0110B$ 。 $x-y=1000\ 0110+0000\ 1010=(0)\ 1001\ 0000$ ，括弧中的 0 为加法器的进位，故 R5 的内容为 $90H$ 。(1 分) $x+y=1000\ 0110+1111\ 0110=(1)\ 0111\ 1100$ ，括弧中的 1 为加法器的进位，故 R6 的内容为 $7CH$ 。(1 分)

【评分说明】“R1 的内容”也可表示为“(R1)”。

(2) m 的机器数与 x 的机器数相同，皆为 $86H=1000\ 0110B$ ，解释为带符号整数 m (用补码表示) 时，其值为 $-111\ 1010B=-122$ 。(1 分)

m-n 的机器数与 x-y 的机器数相同，皆为 $90H=1001\ 0000B$ ，解释为带符号整数 k1 (用补码表示) 时，其值为 $-111\ 0000B=-112$ 。(1 分)

(3) 能。(1 分)

n 位加法器实现的是模 2^n 无符号整数加法运算。对于无符号整数 a 和 b、a+b 可以直接用加法器实现，而 a-b 可用 a+b 的补数实现，即 $a-b=a+[-b]_{\text{补}} \pmod{2^n}$ ，所以 n 位无符号整数加/减运算都可在 n 位加法器中实现。(1 分)

由于带符号整数用补码表示，补码加/减运算公式为： $[a+b]_{\text{补}}=[a]_{\text{补}}+[b]_{\text{补}} \pmod{2^n}$ 、 $[a-b]_{\text{补}}=[a]_{\text{补}}+[-b]_{\text{补}} \pmod{2^n}$ ，所以 n 位带符号整数加/减法运算都可在 n 位加法器中实现。

【评分说明】理由部分基本正确，即可给分。

(4) 带符号整数加/减运算的溢出判断规则为：若加法器的两个输入端（加数）的符号相同，且不同于输出端（和）的符号，则结果溢出。（或加法器完成加法操作时，若次高位的进位和最高位的进位不同，则结果溢出）(2 分)

最后一条语句执行时会发生溢出。因为 $1000\ 0110+1111\ 0110=(1)\ 0111\ 1100$ ，括弧中的 1 为加法器的进位，根据上述溢出判断规则，可知结果溢出。(1 分)

【评分说明】

① 正确说明其中一种溢出判断规则给 2 分，若给出的说明是变形补码溢出判断规则且正确，可给 1 分。

② 只要说明最后一条语句溢出就给 1 分。

44. 【答案要点】

(1) 虚拟地址为 24 位，其中高 12 位为虚页号；(1 分)

物理地址为 20 位，其中高 8 位为物理页号。(1 分)

(2) 20 位物理地址中，最低 5 位为块内地址，中间 3 位为 Cache 行号，高 12 位为标志。

【评分说明】每答对一个字段给 1 分。

(3) 在主存中。(1 分)

虚拟地址 $001C60H=0000\ 0000\ 0001\ 1100\ 0110\ 0000B$ ，故虚页号为 $0000\ 0000\ 0001B$ ，查看 $0000\ 0000\ 0001B=001H$ 处的页表项，由于对应的有效位为 1，故虚拟地址 $001C60H$ 所在的页面在主存中。(1 分)

页表 $001H$ 处的页框号（物理页号）为 $04H=0000\ 0100B$ ，与页内偏移 $1100\ 0110\ 0000B$ 拼接成物理地址： $0000\ 0100\ 1100\ 0110\ 0000B=04C60H$ 。(1 分)

对于物理地址 $0000\ 0100\ 1100\ 0110\ 0000B$ ，所在主存块只可能映射到 Cache 第 3 行（即第 $011B$ 行）；由于该行的有效位=1、标记（值为 $105H$ ） $\neq 04CH$ （物理地址高 12 位），故访问

该地址时 Cache 不命中。(2 分)

【评分说明】仅指出正确的 Cache 行号给 1 分。

(4) 虚拟地址 024BACH=0000 0010 0100 1011 1010 1100B, 故虚页号为 0000 0010 0100B。由于 TLB 只有 $8/4=2$ 个组, 故虚页号中高 11 位为 TLB 标记, 最低 1 位为 TLB 组号, 它们的值分别为 0000 0010 010B (即 012H) 和 0B, 因此, 该虚拟地址所对应物理页面只可能映射到 TLB 第 0 组。(1 分)

由于组 0 中存在有效位=1、标记=012H 的项, 所以访问 TLB 命中, 即虚拟地址 024BACH 所在的页面在主存中。(1 分)

45. 【答案要点】

(1) 互斥资源: 取号机 (一次仅允许一位顾客领号), 设一个互斥信号量 mutex。

(2) 同步问题: 顾客需要获得空座位等待叫号, 当营业员空闲时, 将选取一位顾客为其服务。有无空座位决定了顾客等待与否, 有无顾客决定了营业员是否提供服务, 故设置信号量 empty 和 full 来实现这个同步关系。另外, 顾客获得空座位后, 需要等待叫号和被服务。这样, 顾客和营业员之间也存在同步关系, 定义信号量 service 来控制这个同步。

```
Semaphore mutex=1;           //管理取号机的互斥信号量, 初值为 1, 表示取号机空闲
Semaphore empty=10;          //表示空余座位数量的资源信号量, 初值为 10
Semaphore full=0;             //表示已占座位数量的资源信号量, 初值为 0
Semaphore service=0;          //等待叫号
```

Process 顾客 i ()

```
{
    P(empty);
    P(mutex);
    从取号机上取号;
    V(mutex);
    V(full);
    P(service);                //等待叫号
    获取服务;
}
```

Process clerk ()

```
{
    While(true)
    {
        P(full);
        V(empty);
        V(service);            //叫号
        为顾客服务;
    }
}
```

【评分说明】

① 能正确给出互斥信号量定义、含义和初值, 给 1 分。

② 能正确给出 3 个同步信号量定义, 含义和初值, 给 2 分。

- ③ 营业员进程描述正确的，给 2 分。
- ④ 顾客进程描述中，互斥描述正确的，给 1 分；同步描述正确的，给 2 分；共 3 分。
- ⑤ 其他正确解答，参照①~④的标准给分。

46. 【答案要点】

- (1) 在磁盘中连续存放（采取连续结构），磁盘寻道时间更短，文件随机访问效率更高；（2 分） 在 FCB 中加入的字段为<起始块号，块数>或者<起始块号，结束块号>。（1 分）
- (2) 将所有 FCB 集中存放，文件数据集中存放。（2 分） 这样在随机查找文件名时，只需访问 FCB 对应的块，可减少磁头移动和磁盘 I/O 访问次数。（2 分）

47. 【答案要点】

- (1) 由题 47-b 图可知，该数据帧所封装的 IP 分组的目的地址就是 Web 服务器的 IP 地址，即 64.170.98.32 (40 aa 62 20H)；（1 分） 该数据帧的目的 MAC 地址就是该主机的默认网关 MAC 地址，即 00-21-27-21-51-ee。（1 分）

- (2) 该主机在构造题 47-b 图的数据帧时，使用 ARP 协议确定目的 MAC 地址；（1 分） 因为 ARP 协议请求报文需要进行广播，所以封装 ARP 协议请求报文的以太网帧的目的 MAC 地址是 ff-ff-ff-ff-ff-ff。（1 分）

- (3) 根据持续的非流水线方式 HTTP/1.1 协议的工作原理，每个 RTT 传输一个对象，共需要传输 6 个对象（1 个 Html 页面和 5 个 JPEG 小图像），所以共需要 6 个 RTT。（2 分）

【评分说明】若考生解答时将 TCP 连接建立过程的 1 个 RTT 时间计算进来，即 7 个 RTT，给 1 分。

- (4) 该帧所封装的 IP 分组经过路由器 R 转发时，需要修改 IP 分组头中的字段有：源 IP 地址、TTL 和头部校验和。

【评分说明】若考生解答时将所有的 IP 头中的字段进行罗列，不给分 其他情况酌情给分。

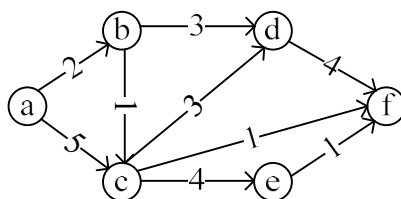
2012 年计算专业综合考研真题

一、选择题。

- 1、求整数 $n(n \geq 0)$ 阶乘的算法如下，其时间复杂度是()

```
int fact(int n)
{
    if (n <= 1) return 1;
    return n * fact(n-1);
}
```

- A. $O(\log_2 n)$ B. $O(n)$ C. $(n \log_2 n)$ D. $O(n^2)$
- 2、已知操作符包括‘+’、‘-’、‘*’、‘/’、‘(’和‘)’。将中缀表达式 $a+b-a*((c+d)/e-f)+g$ 转换为等价的后缀表达式 $ab+acd+e/f-**-g+$ 时，用栈来存放暂时还不能确定运算次序的操作符，若栈初始时空，则转换过程中同时保存栈中的操作符的最大个数是()
- A. 5 B. 7 C. 8 D. 11
- 3、若一颗二叉树的前序遍历序列为 a, e, b, d, c，后续遍历序列为 b, c, d, e, a，则根节点的孩子节点()
- A. 只有 e B. 有 e、b C. 有 e、c D. 无法确定
- 4、若平衡二叉树的高度为 6，且所有非叶节点的平衡因子均为 1，则该平衡二叉树的节点总数为()
- A. 10 B. 20 C. 32 D. 33
- 5、对有 n 个节点、 e 条边且使用邻接表存储的有向图进行广度优先遍历，其算法时间复杂度()
- A. $O(n)$ B. $O(e)$ C. $O(n+e)$ D. $O(n*e)$
- 6、若用邻接矩阵存储有向图，矩阵中主对角线以下的元素均为零，则关于该图拓扑序列的结构是()
- A. 存在，且唯一 B. 存在，且不唯一
C. 存在，可能不唯一 D. 无法确定是否存在
- 7、如下有向带权图，若采用迪杰斯特拉 (Dijkstra) 算法求源点 a 到其他各顶点的最短路径，得到的第一条最短路径的目标顶点是 b，第二条最短路径的目标顶点是 c，后续得到的其余各最短路径的目标顶点依次是()



- A. d, e, f B. e, d, f C. f, d, e D. f, e, d
- 8、下列关于最小生成树的说法中，正确的是()
- I、最小生成树的代价唯一
II、所有权值最小的边一定会出现在所有的最小生成树中
III、使用普里姆 (Prim) 算法从不同顶点开始得到的最小生成树一定相同
IV、使用普里姆算法和克鲁斯卡尔 (Kruskal) 算法得到的最小生成树总不相同
- A. 仅 I B. 仅 II C. 仅 I、III D. 仅 II、IV
- 9、已知一棵 3 阶 B-树，如下图所示。删除关键字 78 得到一棵新 B-树，其最右叶结点中的关键字是()
- A. 60 B. 60, 62 C. 62, 65 D. 65

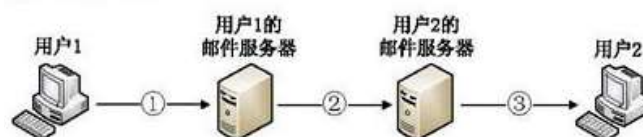
- 18、某计算机的控制器采用微程序控制方式，微指令中的操作控制字段采用字段直接编码法，共有 33 个微命令，构成 5 个互斥类，分别包含 7、3、12、5 和 6 个微命令，则操作控制字段至少有()
- A. 5 位 B. 6 位 C. 15 位 D. 33 位
- 19、设总线频率为 100MHz，宽度为 32 位，地址/数据线复用，每传输一个地址或数据占用一个时钟周期。若该总线支持突发（猝发）传输方式，则一次“主存写”总线事务传输 128 位数据所需要的时间至少是()
- A. 20ns B. 40ns C. 50ns D. 80ns
- 20、下列关于 USB 总线特性的描述中，错误的是()
- A. 可实现外设的即插即用和热拔插 B. 可通过级联方式连接多台设备
- C. 是一种通信总线，连接不同外设 D. 同时可传输 2 位数据，数据传输率高
- 21、下列选项中，在 I/O 总线的数据线上传输的信息包括()
- I. I/O 接口中的命令字 II. I/O 接口中的状态字 III. 中断类型号
- A. 仅 I、II B. 仅 I、III C. 仅 II、III D. I、II、III
- 22、响应外部中断的过程，中断隐指令完成的操作，除保护断点外，还包括()
- I. 关中断 II. 保存通用寄存器的内容 III. 形成中断服务程序入口地址并送 PC
- A. 仅 I、II B. 仅 I、III C. 仅 II、III D. I、II、III
- 23、下列选项中，不可能在用户态发生的事件是()
- A. 系统调用 B. 外部中断 C. 进程切换 D. 缺页
- 24、中断处理和子程序调用都需要压栈以保护现场，中断处理一定会保存而子程序调用不需要保存其内容的是()
- A. 程序计数器 B. 程序状态字寄存器
- C. 通用数据寄存器 D. 通用地址寄存器
- 25、下列关于虚拟存储器的叙述中，正确的是()
- A. 虚拟存储只能基于连续分配技术 B. 虚拟存储只能基于非连续分配技术
- C. 虚拟存储容量只受外存容量的限制 D. 虚拟存储容量只受内存容量的限制
- 26、操作系统的 I/O 子系统通常由四个层次组成，每一层明确定义了与邻近层次的接口。其合理的层次组织排列顺序是()
- A. 用户级 I/O 软件、设备无关软件、设备驱动程序、中断处理程序
- B. 用户级 I/O 软件、设备无关软件、中断处理程序、设备驱动程序
- C. 用户级 I/O 软件、设备驱动程序、设备无关软件、中断处理程序
- D. 用户级 I/O 软件、中断处理程序、设备无关软件、设备驱动程序
- 27、假设 5 个进程 P0、P1、P2、P3、P4 共享三类资源 R1、R2、R3，这些资源总数分别为 18、6、22。T0 时刻的资源分配情况如下表所示，此时存在的一个安全序列是()

进程	已分配资源			资源最大需求		
	R1	R2	R3	R1	R2	R3
P0	3	2	3	5	5	10
P1	4	0	3	5	3	6
P2	4	0	5	4	0	11
P3	2	0	4	4	2	5
P4	3	1	4	4	2	4

- A P0, P2, P4, P1, P3 B P1, P0, P3, P4, P2
- C P2, P1, P0, P3, P4 D P3, P4, P2, P1, P0

- 28、若一个用户进程通过 read 系统调用读取一个磁盘文件中的数据，则下列关于此过程的叙述中，正确的是()
- I.若该文件的数据不在内存，则该进程进入睡眠等待状态
 - II.请求 read 系统调用会导致 CPU 从用户态切换到核心态
 - III.read 系统调用的参数应包含文件的名称
- A. 仅 I、II B. 仅 I、III C. 仅 II、III D. I、II 和 III
- 29、一个多道批处理系统中仅有 P1 和 P2 两个作业，P2 比 P1 晚 5ms 到达，它们的计算和 I/O 操作顺序如下：
- P1：计算 60ms，I/O 80ms，计算 20ms
- P2：计算 120ms，I/O 40ms，计算 40ms
- 若不考虑调度和切换时间，则完成两个作业需要的时间最少是()
- A. 240ms B. 260ms C. 340ms D. 360ms
- 30、若某单处理器多进程系统中有多多个就绪态进程，则下列关于处理机调度的叙述中错误的是()
- A. 在进程结束时能进行处理机调度
 - B. 创建新进程后能进行处理机调度
 - C. 在进程处于临界区时不能进行处理机调度
 - D. 在系统调用完成并返回用户态时能进行处理机调度
- 31、下列关于进程和线程的叙述中，正确的是()
- A. 不管系统是否支持线程，进程都是资源分配的基本单位
 - B. 线程是资源分配的基本单位，进程是调度的基本单位
 - C. 系统级线程和用户级线程的切换都需要内核的支持
 - D. 同一进程中的各个线程拥有各自不一的地址空间
- 32、下列选项中，不能改善磁盘设备 I/O 性能的是()
- A. 重排 I/O 请求次序
 - B. 在一个磁盘上设置多个分区
 - C. 预读和滞后写
 - D. 优化文件物理块的分布
- 33、在 TCP/IP 体系结构中，直接为 ICMP 提供服务的协议是()
- A. PPP B. IP C. UDP D. TCP
- 34、在物理层接口特性中，用于描述完成每种功能的事件发生顺序的是()
- A. 机械特性
 - B. 功能特性
 - C. 过程特性
 - D. 电气特性
- 35、以太网的 MAC 协议提供的是()
- A. 无连接的不可靠的服务
 - B. 无连接的可靠的服务
 - C. 有连接的不可靠的服务
 - D. 有连接的可靠的服务
- 36、两台主机之间的数据层采用后退 N 帧协议 (GBN) 传输数据，数据传输速率为 16kbps，单向传播时延为 270ms，数据帧长度范围是 128~512 字节，接收方总是以与数据帧等长的帧进行确认。为使信道利用率达到最高，帧序号的比特数至少为()
- A. 5 B. 4 C. 3 D. 2
- 37、下列关于 IP 路由器功能的描述中，正确的是()
- I.运行路由协议，设备路由表
 - II.检测到拥塞时，合理丢弃 IP 分组
 - III.对收到的 IP 分组头进行差错校验，确保传输的 IP 分组不丢失
 - IV.根据收到的 IP 分组的目的 IP 地址，将其转发到合适的输出线路上
- A. 仅 III、IV B. 仅 I、II、III C. 仅 I、II、IV D. I、II、III、IV

- 38、ARP 协议的功能是()
- A. 根据 IP 地址查询 MAC 地址 B. 根据 MAC 地址查询 IP 地址
- C. 根据域名查询 IP 地址 D. 根据 IP 地址查询域名
- 39、某主机的 IP 地址为 180.80.77.55，子网掩码为 255.255.252.0。若该主机向其所在子网发送广播分组，则目的地址可以是()
- A. 180.80.76.0 B. 180.80.76.255 C. 180.80.77.255 D. 180.80.79.255
- 40、若用户 1 与用户 2 之间发送和接收电子邮件的过程如下图所示，则图中①、②、③阶段分别使用的应用层协议可以是()



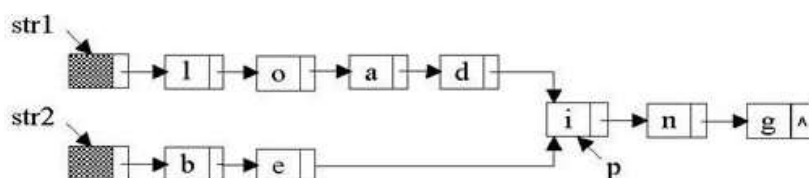
- A. SMTP、SMTP、SMTP B. POP3、SMTP、POP3
- C. POP3、SMTP、SMTP D. SMTP、SMTP、POP3

二、问答题。

- 41、(10 分) 设有 6 个有序表 A、B、C、D、E、F，分别含有 10、35、40、50、60 和 200 个数据元素，各表中元素按升序排列。要求通过 5 次两两合并，将 6 个表最终合并成 1 个升序表，并在最坏情况下比较的总次数达到最小。请回答下列问题。

- (1) 给出完整的合并过程，并求出最坏情况下比较的总次数。
- (2) 根据你的合并过程，描述 $N(N \geq 2)$ 个不等长升序表的合并策略，并说明理由。

- 42、(13 分) 假定采用带头结点的单链表保存单词，当两个单词有相同的后缀时，则可共享相同的后缀存储空间，例如，“loaging”和“being”，如下图所示。



设 $str1$ 和 $str2$ 分别指向两个单词所在单链表的头结点，链表结点结构为

data	next
------	------

，请设计一个时间上尽可能高效的算法，找出由 $str1$ 和 $str2$ 所指向两个链表共同后缀的起始位置（如图中字符 i 所在结点的位置 p ）。要求：

- (1) 给出算法的基本设计思想。
- (2) 根据设计思想，采用 C 或 C++ 或 java 语言描述算法，关键之处给出注释。
- (3) 说明你所设计算法的时复杂度。

- 43、(11 分) 假设某计算机的 CPU 主频为 80MHz，CPI 为 4，平均每条指令访存 1.5 次，主存与 Cache 之间交换的块大小为 16B，Cache 的命中率为 99%，存储器总线带宽为 32 位。请回答下列问题。

- (1) 该计算机的 MIPS 数是多少？平均每秒 Cache 缺失的次数是多少？在不考虑 DMA 传送的情况下，主存带宽至少达到多少才能满足 CPU 的访存要求？
- (2) 假定在 Cache 缺失的情况下访问主存时，存在 0.0005% 的缺页率，则 CPU 平均每秒产生多少次缺页异常？若页面大小为 4KB，每次缺页都需要访问磁盘，访问磁

盘时 DMA 传送采用周期挪用方式，磁盘 I/O 接口的数据缓冲寄存器为 32 位，则磁盘 I/O 接口平均每秒发出的 DMA 请求次数至少是多少？

- (3) CPU 和 DMA 控制器同时要求使用存储器总线时，哪个优先级更高？为什么？
- (4) 为了提高性能，主存采用 4 体低位交叉存储模式，工作时每 1/4 个存储周期启动一个体，若每个体的存储周期为 50ns，则该主存能提供的最大带宽是多少？

44、(12 分) 某 16 位计算机中，带符号整数用补码表示，数据 Cache 和指令 Cache 分离。题 44 表给出了指令系统中部分指令格式，其中 Rs 和 Rd 表示寄存器，mem 表示存储单元地址，(x) 表示寄存器 x 或存储单元 x 的内容。

题 44 表指令系统中部分指令格式

名称	指令的汇编格式	指令功能
加法指令	ADD Rs, Rd	(Rs)+(Rd)->Rd
算术/逻辑左移	SHL Rd	2*(Rd)->Rd
算术右移	SHR Rd	(Rd)/2->Rd
取数指令	LOAD Rd, mem	(mem)->Rd
存数指令	STORE Rs, mem	(Rs)->mem

该计算机采用 5 段流水式执行指令，各流水段分别是取指 (IF)，译码/读寄存器 (ID)、执行/计算有效地址 (EX)、访问存储器 (M) 和结果写回寄存器 (WB)，流水线采用“按序发射，按序完成”方式，没有采用转发技术处理数据相关，并且同一个寄存器的读和写操作不能在同一个时钟周期内进行。请回答下列问题：

- (1) 若 int 型变量 x 的值为 -513，存放在寄存器 R1 中，则执行“SHL R1”后，R1 中的内容是多少？（用十六进制表示）
- (2) 若某个时间段中，有连续的 4 条指令进入流水线，在其执行过程中没有发生任何阻塞，则执行这 4 条指令所需的时钟周期数为多少？
- (3) 若高级语言程序中某赋值语句为 x = a+b, x、a 和 b 均为 int 型变量，它们的存储单元地址分别表示为[x]、[a]和[b]。该语句对应的指令序列及其在指令流水线中的执行过程如题 44 图所示。

I1 LOAD R1, [a]
 I2 LOAD R2, [b]
 I3 ADD R1, R2
 I4 STORE R2, [x]

	时间单元													
	1	2	3	4	5	6	7	8	9	10	11	12	13	14
I1	IF	ID	EX	M	WB									
I2		IF	ID	EX	M	WB								
I3			IF				ID	EX	M	WB				
I4							IF				ID	EX	M	WB

题 44 图 指令序列及其执行过程示意图

- 则这 4 条指令执行过程中，I₃ 的 ID 段和 I₄ 的 IF 段被阻塞的原因各是什么？
- (4) 若高级语言程序中某赋值语句为 x=x*2+a, x 和 a 均为 unsigned int 类型变量，它们的存储单元地址分别表示为[x]、[a]，则执行这条语句至少需要多少个时钟周期？要求模仿题 44 图画出一条语句对应的指令序列及其在流水线中的执行过程示意图。

45、（7 分）某请求分页系统的局部页面置换策略如下：

从 0 时刻开始扫描，每隔 5 个时间单位扫描一轮驻留集（扫描时间忽略不计），本轮没有被访问过的页框将被系统回收，并放入到空闲页框链尾，其中内容在下一次分配之前不被清空。当发生缺页时，如果该页曾被使用过且还在空闲页链表中，则重新放回进程的驻留集中；否则，从空闲页框链表头部取出一个页框。

假设不考虑其它进程的影响和系统开销。初始时进程驻留集为空。目前系统空闲页框链表中页框号依次为 32、15、21、41。进程 P 依次访问的<虚拟页号，访问时刻>为<1,1>、<3,2>、<0,4>、<0,6>、<1,11>、<0,13>、<2,14>。请回答下列问题。

- （1）访问<0,4>时，对应的页框号是什么？
- （2）访问<1,11>时，对应的页框号是什么？说明理由。
- （3）访问<2,14>时，对应的页框号是什么？说明理由。
- （4）该策略是否适合于时间局部性好的程序？说明理由。

46、（8 分）某文件系统空间的最大容量为 4TB（1TB = 2⁴⁰），以磁盘块为基本分配单元。磁盘块大小为 1KB。文件控制块（FCB）包含一个 512B 的索引表区。请回答下列问题。

- 1) 假设索引表区仅采用直接索引结构，索引表区存放文件占用的磁盘块号，索引表项中块号最少占多少字节？可支持的单个文件最大长度是多少字节？
- 2) 假设索引表区采用如下结构：第 0~7 字节采用<起始块号，块数>格式表示文件创建时预分配的连续存储空间。其中起始块号占 6B，块数占 2B；剩余 504 字节采用直接索引结构，一个索引项占 6B，则可支持的单个文件最大长度是多少字节？为了使单个文件的长度达到最大，请指出起始块号和块数分别所占字节数的合理值并说明理由。

47、（9 分）主机 H 通过快速以太网连接 Internet，IP 地址为 192.168.0.8，服务器 S 的 IP 地址为 211.68.71.80。H 与 S 使用 TCP 通信时，在 H 捕获的其中 5 个 IP 数据报如下表所示。

题 47-a 表

	IP 分组的前 40 字节内容（十六进制）					
1	45 00 00 30	01 9b 40 00	80 06 1d c8	c0 a8 00 08	d3 44 47 50	0b d9 13 88
		84 6b 41 c5	00 00 00 00	70 02 43 80	5d b0 00 00	
2	45 00 00 30	00 00 40 00	31 06 6e 83	d3 44 47 50	c0 a8 00 08	13 88 0b d9
		e0 59 9f ef	84 6b 41 c6	70 12 16 d0	37 e1 00 00	
3	45 00 00 28	01 9c 40 00	80 06 1d ef	c0 a8 00 08	d3 44 47 50	0b d9 13 88
		84 6b 41 c6	e0 59 9f f0	50 f0 43 80	2b 32 00 00	
4	45 00 00 38	01 9d 40 00	80 06 1d de	c0 a8 00 08	d3 44 47 50	0b d9 13 88
		84 6b 41 c6	e0 59 9f f0	50 18 43 80	e6 55 00 00	
5	45 00 00 28	68 11 40 00	31 06 06 7a	d3 44 47 50	c0 a8 00 08	13 88 0b d9
		e0 59 9f f0	84 6b 41 d6	50 10 16 d0	57 d2 00 00	

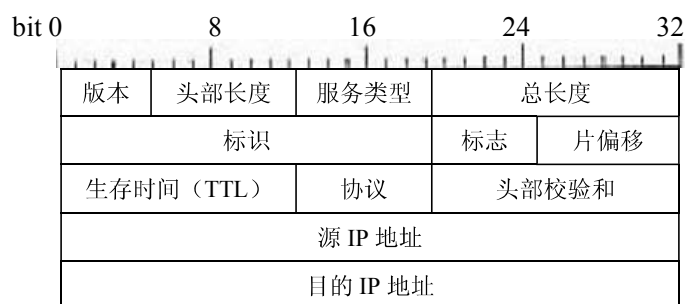
回答下列问题。

- （1）题 47-a 表中的 IP 分组中，哪几个是由 H 发送的？哪几个完成了 TCP 连接建立过程？哪几个在通过快速以太网传输时进行了填充？
- （2）根据题 47-a 表中的 IP 分组，分析 S 已经收到的应用层数据字节数是多少？
- （3）若题 47-a 表中的某个 IP 分组在 S 发出时的前 40 字节如题 47-b 表所示，则该 IP 分组到达 H 时经过了多少个路由器？

题 47-b 表

来自 S 的	45 00 00 28	68 11 40 00	40 06 ec ad	d3 44 47 50	ca 76 01 06
分组	13 88 a1 08	e0 59 9f f0	84 6b 41 d6	50 10 16 d0	b7 d6 00 00

注：IP 分组头和 TCP 段头结构分别如题 47-a 图，题 47-b 图所示。



题 47-a 图 IP 分组头结构



题 47-b 图 TCP 段头结构

2012计算机专业基础综合试题参考答案

一、单项选择题：每小题 2 分，共 80 分。

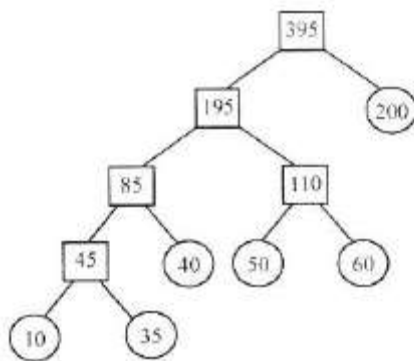
1 - 5 BAABC 6-10 CCADA 11-15 DDBDD 16-20 ACCCD

21-25 DBCBB 26-30 ADABC 31-35 ABBCA 36-40 BCADD

二、综合应用题：41~47 小题，共 70 分。

41. 【解析】

(1) 对于长度分别为 m, n 的两个有序表的合并过程，最坏情况下需要一直比较到两个表尾元素，比较次数为 $m+n-1$ 次。已知需要 5 次两两合并，故可设总比较次数为 $x-5$ ， x 就是以 N 个叶子结点表示升序表，以升序表的表长表示结点权重，构造的二叉树的带权路径长度。故只需设计方案使得 x 最小。这样受哈夫曼树和最佳归并树思想的启发，设计哈夫曼树如下：



这样，最坏情况下比较的总次数为：

$$N = (10 + 35) \times 4 + (40 + 50 + 60) \times 3 + 200 - 5 = 825$$

(2) $N (N \geq 2)$ 个不等长升序表的合并策略：

以 N 个叶子结点表示升序表，以升序表的表长表示结点权重，构造哈夫曼树。合并时，从深度最大的结点所代表的升序表开始合并，依深度次序一直进行到根结点。

理由： N 个有序表合并需要进行 $N-1$ 次两两合并，可设最坏情况下的比较总次数为 $x-N+1$ ， x 就是以 N 个叶子结点表示升序表，以升序表的表长表示结点权重，构造的二叉树的带权路径长度。根据哈夫曼树的特点，上述设计的比较次数是最小的。

42. 【解析】

(1) 算法思想：顺序遍历两个链表到尾结点时，并不能保证两个链表同时到达尾结点。这是因为两个链表的长度不同。假设一个链表比另一个链表长 k 个结点，我们先在长链表上遍历 k 个结点，之后同步遍历两个链表。这样我们就能够保证它们同时到达最后一个结点了。由于两个链表从第一个公共结点到链表的尾结点都是重合的。所以它们肯定同时到达第一个公共结点。于是得到算法思路：

- ① 遍历两个链表求它们的长度 L_1, L_2 ;
- ② 比较 L_1, L_2 ，找出较长的链表，并求 $L = |L_1 - L_2|$;
- ③ 先遍历长链表的 L 各结点；

④ 同步遍历两个链表，直至找到相同结点或链表结束。

(2) 算法的 C 语言代码描述

```
LinkedList Search_First_Common(LinkedList L1,LinkedList L2){
    //本算法实现线性时间内找到两个单链表的第一个公共结点
    int len1=Length(L1);,len2=Length(L2);
    LinkedList longList,shortlist;//分别指向较长和较短的链表
    if(len1>len2){
        longList=L1->next;
        shortlist=L2->next;
        L=len1-len2;//表长之差
    }
    else{
        longList=L2->next;
        shortlist=L1->next;
        L=len2-len1;//表长之差
    }
    While(L-->0)
        longList=longList->next;
    while(longList!=NULL){
        if(longList==shortlist)//同步寻找共同结点
            return longList;
        else{
            longList=longList->next;
            shortlist=shortlist->next;
        }
    }//while
    return NULL;
}
```

(3) 算法的时间复杂度为 $O(\text{len1}+\text{len2})$ ，空间复杂度为 $O(1)$ 。

43. 【解析】

(1) $\text{MIPS}=\text{CPU 主频} \times 10^{-6} / \text{CPI}=80\text{M}/4=20$ ；平均每条指令访存 1.5 次, Cache 的命中率为 99%，故每秒 Cache 缺失的次数= $20\text{M} \times 1.5 \times 1\%=300000$ （次）；

(2) 在不使用 DMA 传送的情况下，所有主存的存取操作都需要经过 CPU，所以主存带宽至少应为 $20\text{M/s} \times 1.5 \times 4\text{B}=120\text{MB/s}$ 。

由于页式虚拟存储方式的页表始终位于内存，则产生缺页异常的只能是指令的访存。每秒产生缺页中断 $20\text{M/s} \times 1.5 \times 0.0005\%=150$ 次。因此平均每秒发出的 DMA 请求次数至少是 $150 \times 4\text{KB}/4\text{B}=150\text{K}$ 次。

(3) 优先响应 DMA 请求。DMA 通常连接高速 I/O 设备，若不及时处理可能丢失数据。

(4) 当 4 体低位交叉存储器稳定运行时，能提供的最大带宽为 $4 \times 4\text{B}/50\text{ns}=320\text{MB/s}$ 。

44. 【解析】

(1) x 的机器码为 $[x]_{\text{机}}=1111\ 1101\ 1111\text{B}$ ，即指令执行前 $(R1)=\text{FDFFH}$ ，右移 1 位后位 $1111\ 1110\ 1111\ 1111\text{B}$ ，即指令执行后 $(R1)=\text{FEFFH}$ 。

(2) 至少需要 $4+(5-1)=8$ 个时钟周期数。

(3) I_3 的 ID 段被阻塞的原因：因为 I_3 与 I_1 和 I_2 都存在数据相关，需等到 I_1 和 I_2 将结果写回寄存器后， I_3 才能

读寄存器内容，所以 I3 的 ID 段被阻塞。

I4 的 IF 段被阻塞的原因：因为 I4 的前一条指令 I3 在 ID 段被阻塞，所以 I4 的 IF 段被阻塞。

(4) 因 $2 \times x$ 操作有左移和加法两种实现方法，故 $x = x \times 2 + a$ 对应的指令序列为

```
I1  LOAD      R1, [x]
I2  LOAD      R2, [a]
I3  SHL       R1           //或者 ADD      R1, R1
I4  ADD       R1, R2
I5  STORE     R2, [x]
```

这 5 条指令在流水线中执行过程如下图所示。

	时间单元																
指令	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17
I1	IF	ID	EX	M	WB												
I2		IF	ID	EX	M	WB											
I3			IF			ID	EX	M	WB								
I4						IF				ID	EX	M	WB				
I5										IF				ID	EX	M	WB

故执行 $x = x \times 2 + a$ 语句最少需要 17 个时钟周期。

45. 【解析】

- (1) 页框号为 21。因为起始驻留集为空，而 0 页对应的页框为空闲链表中的第三个空闲页框（21），其对应的页框号为 21。
- (2) 页框号为 32。理由：因 $11 > 10$ 故发生第三轮扫描，页号为 1 的页框在第二轮已处于空闲页框链表中，此刻该页又被重新访问，因此应被重新放回驻留集中，其页框号为 32。
- (3) 页框号为 41。理由：因为第 2 页从来没有被访问过，它不在驻留集中，因此从空闲页框链表中取出链表头的页框 41，页框号为 41。
- (4) 合适。理由：如果程序的时间局部性越好，从空闲页框链表中重新取回的机会越大，该策略的优势越明显。

46. 【解析】

- (1) 文件系统中所能容纳的磁盘块总数为 $4TB/1KB = 2^{32}$ 。要完全表示所有磁盘块，索引项中的块号最少要占 $32/8 = 4B$ 。而索引表区仅采用直接索引结构，故 512B 的索引表区能容纳 $512B/4B = 128$ 个索引项。每个索引项对应一个磁盘块，所以该系统可支持的单个文件最大长度是 $128 \times 1KB = 128KB$ 。
- (2) 这里的考查的分配方式不同于我们所熟悉的三种经典分配方式，但是题目中给出了详细的解释。所求的单个文件最大长度一共包含两部分：预分配的连续空间和直接索引区。
连续区块数占 2B，共可以表示 2^{16} 个磁盘块，即 2₁₆B。直接索引区共 $504B/6B = 84$ 个索引项。所以该系统可支持的单个文件最大长度是 $2_{16}B + 84KB$ 。
为了使单个文件的长度达到最大，应使连续区的块数字段表示的空间大小尽可能接近系统最大容量 4TB。分别设起始块号和块数分别占 4B，这样起始块号可以寻址的范围是 2^{32} 个磁盘块，共 4TB，即整个系统空间。同样的，块数字段可以表示最多 2^{32} 个磁盘块，共 4TB。

47. 【解析】

- (1) 由于题 47-a 表中 1、3、4 号分组的原 IP 地址均为 192.168.0.8 (c0a8 0008H)，所以 1、3、4 号分组是由 H 发送的。
题 47-a 表中 1 号分组封装的 TCP 段的 FLAG 为 02H（即 SYN=1，ACK=0），seq=846b 41c5H，2 号分组封装的 TCP 段的 FLAG 为 12H（即 SYN=1，ACK=1），seq=e059 9fefH，ack=846b 41c6H，3 号分组封装的 TCP 段的 FLAG 为 10H（即 ACK=1），seq=846b 41c6H，ack= e059 9ff0H，所以 1、2、3 号分组完成了 TCP 连接建立过程。

由于快速以太网数据帧有效载荷的最小长度为 46 字节，表中 3、5 号分组的总长度为 40 (28H) 字节，小于 46 字节，其余分组总长度均大于 46 字节。所以 3、5 号分组通过快速以太网传输时进行了填充。

(2) 由 3 号分组封装的 TCP 段可知，发送应用层数据初始序号为 $\text{seq}=846b\ 41c6H$ ，由 5 号分组封装的 TCP 段可知，ack 为 $\text{seq}=846b\ 41d6H$ ，所以 5 号分组已经收到的应用层数据的字节数为 $846b\ 41d6H - 846b\ 41c6H = 10H = 16$ 。

(3) 由于 S 发出的 IP 分组的标识= $6811H$ ，所以该分组所对应的是题 47-a 表中的 5 号分组。S 发出的 IP 分组的 $TTL=40H=64$ ，5 号分组的 $TTL=31H=49$ ， $64-49=15$ ，所以，可以推断该 IP 分组到达 H 时经过了 15 个路由器。

2013 年全国硕士研究生入学统一考试

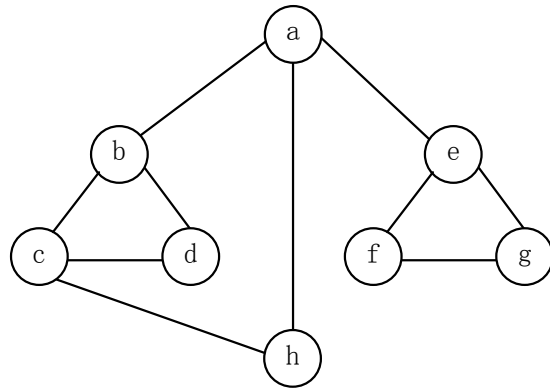
计算机科学与技术学科联考计算机学科专业基础综合试题

一、单项选择题：1~40 小题，每小题 2 分，共 80 分。下列每题给出的四个选项中，只有一个选项符合试题要求。

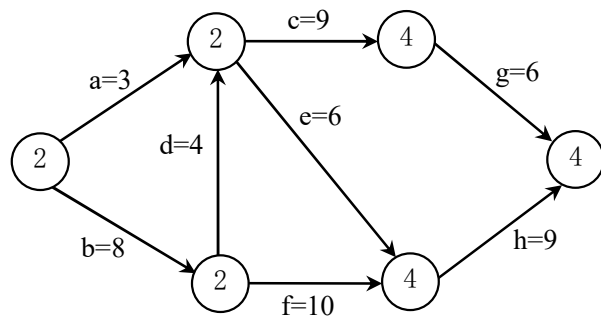
1. 已知两个长度分别为 m 和 n 的升序链表，若将它们合并为一个长度为 $m+n$ 的降序链表，则最坏情况下的时间复杂度是
A. $O(n)$ B. $O(m \times n)$ C. $O(\min(m, n))$ D. $O(\max(m, n))$
2. 一个栈的入栈序列为 $1, 2, 3, \dots, n$ ，其出栈序列是 $p_1, p_2, p_3, \dots, p_n$ 。若 $p_2 = 3$ ，则 p_3 可能取值的个数是
A. $n-3$ B. $n-2$ C. $n-1$ D. 无法确定
3. 若将关键字 1, 2, 3, 4, 5, 6, 7 依次插入到初始为空的平衡二叉树 T 中，则 T 中平衡因子为 0 的分支结点的个数是
A. 0 B. 1 C. 2 D. 3
4. 已知三叉树 T 中 6 个叶结点的权分别是 2, 3, 4, 5, 6, 7, T 的带权（外部）路径长度最小是
A. 27 B. 46 C. 54 D. 56
5. 若 X 是后序线索二叉树中的叶结点，且 X 存在左兄弟结点 Y ，则 X 的右线索指向的是
A. X 的父结点 B. 以 Y 为根的子树的最左下结点
C. X 的左兄弟结点 Y D. 以 Y 为根的子树的最右下结点
6. 在任意一棵非空二叉排序树 T_1 中，删除某结点 v 之后形成二叉排序树 T_2 ，再将 v 插入 T_2 形成二叉排序树 T_3 。下列关于 T_1 与 T_3 的叙述中，正确的是
I. 若 v 是 T_1 的叶结点，则 T_1 与 T_3 不同
II. 若 v 是 T_1 的叶结点，则 T_1 与 T_3 相同
III. 若 v 不是 T_1 的叶结点，则 T_1 与 T_3 不同
IV. 若 v 不是 T_1 的叶结点，则 T_1 与 T_3 相同
A. 仅 I、III B. 仅 I、IV C. 仅 II、III D. 仅 II、IV
7. 设图的邻接矩阵 A 如下所示。各顶点的度依次是

$$A = \begin{bmatrix} 0 & 1 & 0 & 1 \\ 0 & 0 & 1 & 1 \\ 0 & 1 & 0 & 0 \\ 1 & 0 & 0 & 0 \end{bmatrix}$$

- A. 1, 2, 1, 2 B. 2, 2, 1, 1 C. 3, 4, 2, 3 D. 4, 4, 2, 2
8. 若对如下无向图进行遍历，则下列选项中，不是广度优先遍历序列的是
A. h, c, a, b, d, e, g, f B. e, a, f, g, b, h, c, d
C. d, b, c, a, h, e, f, g D. a, b, c, d, h, e, f, g



9. 下列 AOE 网表示一项包含 8 个活动的工程。通过同时加快若干活动的进度可以缩短整个工程的工期。下列选项中，加快其进度就可以缩短工程工期的是



- A. c 和 e B. d 和 e C. f 和 d D. f 和 h

10. 在一株高度为 2 的 5 阶 B 树中，所含关键字的个数最少是

- A. 5 B. 7 C. 8 D. 14

11. 对给定的关键字序列 110, 119, 007, 911, 114, 120, 122 进行基数排序，则第 2 趟分配收集后得到的关键字序列是

- A. 007, 110, 119, 114, 911, 120, 122 B. 007, 110, 119, 114, 911, 122, 120
C. 007, 110, 911, 114, 119, 120, 122 D. 110, 120, 911, 122, 114, 007, 119

12. 某计算机主频为 1.2 GHz，其指令分为 4 类，它们在基准程序中所占比例及 CPI 如下表所示。

指令类型	所占比例	CPI
A	50%	2
B	20%	3
C	10%	4
D	20%	5

该机的 MIPS 数是

- A. 100 B. 200 C. 400 D. 600

13. 某数采用 IEEE 754 单精度浮点数格式表示为 C640 0000H，则该数的值是

- A. -1.5×2^{13} B. -1.5×2^{12} C. -0.5×2^{13} D. -0.5×2^{12}

14. 某字长为 8 位的计算机中，已知整型变量 x 、 y 的机器数分别为 $[x]_{\text{补}} = 1\ 1110100$ ， $[y]_{\text{补}} = 1\ 0110000$ 。若整型变量 $z = 2 * x + y / 2$ ，则 z 的机器数为

- A. 1 1000000 B. 0 0100100 C. 1 0101010 D. 溢出

15. 用海明码对长度为 8 位的数据进行检/纠错时，若能纠正一位错。则校验位数至少为

- A. 2 B. 3 C. 4 D. 5

16. 某计算机主存地址空间大小为 256 MB，按字节编址。虚拟地址空间大小为 4 GB，采用页式存储管理，页面大小为 4 KB，TLB（快表）采用全相联映射，有 4 个页表项，内容如下表所示。

有效位	标记	页框号	...
0	FF180H	0002H	...
1	3FFF1H	0035H	...
0	02FF3H	0351H	...
1	03FFFH	0153H	...

则对虚拟地址 03FF F180H 进行虚实地址变换的结果是

- A. 015 3180H B. 003 5180H C. TLB 缺失 D. 缺页

17. 假设变址寄存器 R 的内容为 1000H，指令中的形式地址为 2000 H；地址 1000H 中的内容为 2000H，地址 2000H 中的内容为 3000H，地址 3000 H 中的内容为 4000H，则变址寻址方式下访问到的操作数是

- A. 1000H B. 2000H C. 3000H D. 4000 H

18. 某 CPU 主频为 1.03 GHz，采用 4 级指令流水线，每个流水段的执行需要 1 个时钟周期。假定 CPU 执行了 100 条指令，在其执行过程中，没有发生任何流水线阻塞，此时流水线的吞吐率为

- A. 0.25×10^9 条指令/秒 B. 0.97×10^9 条指令/秒
C. 1.0×10^9 条指令/秒 D. 1.03×10^9 条指令/秒

19. 下列选项中，用于设备和设备控制器（I/O 接口）之间互连的接口标准是

- A. PCI B. USB C. AGP D. PCI-Express

20. 下列选项中，用于提高 RAID 可靠性的措施有

- I. 磁盘镜像 II. 条带化 III. 奇偶校验 IV. 增加 Cache 机制
A. 仅 I、II B. 仅 I、III C. 仅 I、III 和 IV D. 仅 II、III 和 IV

21. 某磁盘的转速为 10 000 转/分，平均寻道时间是 6 ms，磁盘传输速率是 20 MB/s，磁盘控制器延迟为 0.2 ms，读取一个 4 KB 的扇区所需的平均时间约为

- A. 9 ms B. 9.4 ms C. 12 ms D. 12.4 ms

22. 下列关于中断 I/O 方式和 DMA 方式比较的叙述中，错误的是

- A. 中断 I/O 方式请求的是 CPU 处理时间，DMA 方式请求的是总线使用权
B. 中断响应发生在一条指令执行结束后，DMA 响应发生在一个总线事务完成后
C. 中断 I/O 方式下数据传送通过软件完成，DMA 方式下数据传送由硬件完成

D. 中断 I/O 方式适用于所有外部设备，DMA 方式仅适用于快速外部设备

23. 用户在删除某文件的过程中，操作系统不可能执行的操作是

- A. 删除此文件所在的目录
- B. 删除与此文件关联的目录项
- C. 删除与此文件对应的文件控制块
- D. 释放与此文件关联的内存缓冲区

24. 为支持 CD-ROM 中视频文件的快速随机播放，播放性能最好的文件数据块组织方式是

- A. 连续结构
- B. 链式结构
- C. 直接索引结构
- D. 多级索引结构

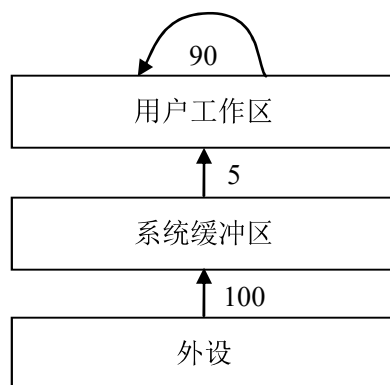
25. 用户程序发出磁盘 I/O 请求后，系统的处理流程是：用户程序→系统调用处理程序→设备驱动程序→中断处理程序。其中，计算数据所在磁盘的柱面号、磁头号、扇区号的程序是

- A. 用户程序
- B. 系统调用处理程序
- C. 设备驱动程序
- D. 中断处理程序

26. 若某文件系统索引结点（inode）中有直接地址项和间接地址项，则下列选项中，与单个文件长度无关的因素是

- A. 索引结点的总数
- B. 间接地址索引的级数
- C. 地址项的个数
- D. 文件块大小

27. 设系统缓冲区和用户工作区均采用单缓冲，从外设读入 1 个数据块到系统缓冲区的时间为 100，从系统缓冲区读入 1 个数据块到用户工作区的时间为 5，对用户工作区中的 1 个数据块进行分析的时间为 90（如下图所示）。进程从外设读入并分析 2 个数据块的最短时间是



- A. 200
- B. 295
- C. 300
- D. 390

28. 下列选项中，会导致用户进程从用户态切换到内核态的操作是

- I. 整数除以零
- II. $\sin()$ 函数调用
- III. read 系统调用

- A. 仅 I、II
- B. 仅 I、III
- C. 仅 II、III
- D. I、II 和 III

29. 计算机开机后，操作系统最终被加载到

- A. BIOS
- B. ROM
- C. EPROM
- D. RAM

30. 若用户进程访问内存时产生缺页，则下列选项中，操作系统可能执行的操作是

- I. 处理越界错
- II. 置换页
- III. 分配内存

- A. 仅 I、II
- B. 仅 II、III
- C. 仅 I、III
- D. I、II 和 III

31. 某系统正在执行三个进程 P1、P2 和 P3，各进程的计算（CPU）时间和 I/O 时间比例如下表所示。

进程	计算时间	I/O 时间
P1	90%	10%
P2	50%	50%
P3	15%	85%

为提高系统资源利用率，合理的进程优先级设置应为

- A. $P1 > P2 > P3$ B. $P3 > P2 > P1$ C. $P2 > P1 = P3$ D. $P1 > P2 = P3$

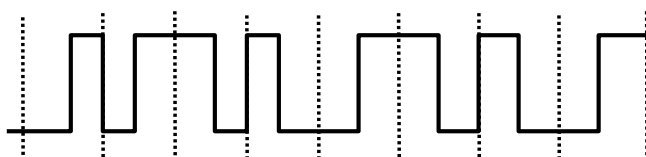
32. 下列关于银行家算法的叙述中，正确的是

- A. 银行家算法可以预防死锁
B. 当系统处于安全状态时，系统中一定无死锁进程
C. 当系统处于不安全状态时，系统中一定会出现死锁进程
D. 银行家算法破坏了死锁必要条件中的“请求和保持”条件

33. 在 OSI 参考模型中，下列功能需由应用层的相邻层实现的是

- A. 对话管理 B. 数据格式转换 C. 路由选择 D. 可靠数据传输

34. 若下图为 10 BaseT 网卡接收到的信号波形，则该网卡收到的比特串是



- A. 0011 0110 B. 1010 1101 C. 0101 0010 D. 1100 0101

35. 主机甲通过 1 个路由器（存储转发方式）与主机乙互联，两段链路的数据传输速率均为 10 Mbps，主机甲分别采用报文交换和分组大小为 10 kb 的分组交换向主机乙发送 1 个大小为 8 Mb ($1M=10^6$) 的报文。若忽略链路传播延迟、分组头开销和分组拆装时间，则两种交换方式完成该报文传输所需的总时间分别为

- A. 800 ms、1 600 ms B. 801 ms、1 600 ms
C. 1 600 ms、800 ms D. 1 600 ms、801 ms

36. 下列介质访问控制方法中，可能发生冲突的是

- A. CDMA B. CSMA C. TDMA D. FDMA

37. HDLC 协议对 011111100 01111110 组帧后对应的比特串为

- A. 011111100 00111110 10 B. 011111100 011111101 01111110
C. 011111100 011111101 0 D. 011111100 01111110 011111101

38. 对于 100Mbps 的以太网交换机，当输出端口无排队，以直通交换（cut-through switching）方式转发一个以太网帧（不包括前导码）时，引入的转发延迟至少是

- A. 0 μs B. 0.48 μs C. 5.12 μs D. 121.44 μs

39. 主机甲与主机乙之间已建立一个 TCP 连接，双方持续有数据传输，且数据无差错与丢失。若甲收到 1 个来自乙的 TCP 段，该段的序号为 1913、确认序号为 2046、有效载荷为 100 字节，则甲立即发送给乙的 TCP 段的序号和确认序号分别是

- A. 2046、2012 B. 2046、2013 C. 2047、2012 D. 2047、2013

40. 下列关于 SMTP 协议的叙述中, 正确的是

- I. 只支持传输 7 比特 ASC II 码内容
- II. 支持在邮件服务器之间发送邮件
- III. 支持从用户代理向邮件服务器发送邮件
- IV. 支持从邮件服务器向用户代理发送邮件

A. 仅 I、II 和 III

B. 仅 I、II 和 IV

C. 仅 I、III 和 IV

D. 仅 II、III 和 IV

二、综合应用题: 41~47 小题, 共 70 分。

41. (13 分) 已知一个整数序列 $A=(a_0, a_1, \dots, a_{n-1})$, 其中 $0 \leq a_i < n(0 \leq i < n)$ 。若存在

$a_{p_1} = a_{p_2} = \dots = a_{p_m} = x$ 且 $m > n/2(0 \leq p_k < n, 1 \leq k \leq m)$, 则称 x 为 A 的主元素。例如 $A=$

$(0, 5, 5, 3, 5, 7, 5, 5)$, 则 5 为主元素; 又如 $A=(0, 5, 5, 3, 5, 1, 5, 7)$, 则 A 中没有主元素。假设 A 中的 n 个元素保存在一个一维数组中, 请设计一个尽可能高效的算法, 找出 A 的主元素。若存在主元素, 则输出该元素; 否则输出 -1。要求:

(1) 给出算法的基本设计思想。

(2) 根据设计思想, 采用 C 或 C++ 或 Java 语言描述算法, 关键之处给出注释。

(3) 说明你所设计算法的时间复杂度和空间复杂度。

42. (10 分) 设包含 4 个数据元素的集合 $S=\{ "do", "for", "repeat", "while" \}$, 各元素的查找概率依次为: $p_1=0.35$, $p_2=0.15$, $p_3=0.15$, $p_4=0.35$ 。将 S 保存在一个长度为 4 的顺序表中, 采用折半查找法, 查找成功时的平均查找长度为 2.2。请回答:

(1) 若采用顺序存储结构保存 S , 且要求平均查找长度更短, 则元素应如何排列? 应使用何种查找方法? 查找成功时的平均查找长度是多少?

(2) 若采用链式存储结构保存 S , 且要求平均查找长度更短, 则元素应如何排列? 应使用何种查找方法? 查找成功时的平均查找长度是多少?

43. (9 分) 某 32 位计算机, CPU 主频为 800MHz, Cache 命中时的 CPI 为 4, Cache 块大小为 32 字节; 主存采用 8 体交叉存储方式, 每个体的存储字长为 32 位、存储周期为 40 ns; 存储器总线宽度为 32 位, 总线时钟频率为 200 MHz, 支持突发传送总线事务。每次突发传送总线事务的过程包括: 送首地址和命令、存储器准备数据、传送数据。每次突发传送 32 字节, 传送地址或 32 位数据均需要一个总线时钟周期。请回答下列问题, 要求给出理由或计算过程。

(1) CPU 和总线的时钟周期各为多少? 总线的带宽 (即最大数据传输率) 为多少?

(2) Cache 缺失时, 需要用几个读突发传送总线事务来完成一个主存块的读取?

(3) 存储器总线完成一次读突发传送总线事务所需的时间是多少?

(4) 若程序 BP 执行过程中, 共执行了 100 条指令, 平均每条指令需进行 1.2 次访存, Cache 缺失率为 5%, 不考虑替换等开销, 则 BP 的 CPU 执行时间是多少?

44. (14 分) 某计算机采用 16 位定长指令字格式, 其 CPU 中有一个标志寄存器, 其中包含进位/借位标志 CF、零标志 ZF 和符号标志 NF。假定为该机设计了条件转移指令, 其格式如

下：

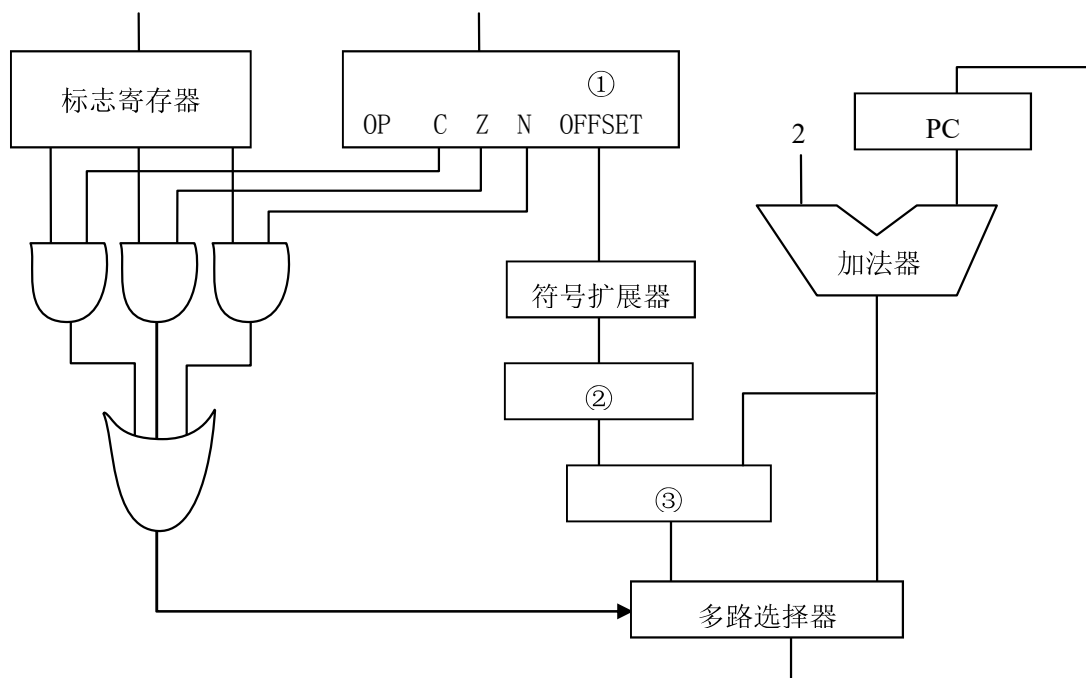
15	11	10	9	8	7	0
00000	C	Z	N	OFFSET		

其中，00000 为操作码 OP；C、Z 和 N 分别为 CF、ZF 和 NF 的对应检测位，某检测位为 1 时表示需检测对应标志，需检测的标志位中只要有一个为 1 就转移，否则不转移，例如，若 C=1，Z=0，N=1，则需检测 CF 和 NF 的值，当 CF=1 或 NF=1 时发生转移；OFFSET 是相对偏移量，用补码表示。转移执行时，转移目标地址为 (PC) + 2 + 2 × OFFSET；顺序执行时，下条指令地址为 (PC) + 2。请回答下列问题。

- (1) 该计算机存储器按字节编址还是按字编址？该条件转移指令向后（反向）最多可跳转多少条指令？
- (2) 某条件转移指令的地址为 200CH，指令内容如下图所示，若该指令执行时 CF=0，ZF=0，NF=1，则该指令执行后 PC 的值是多少？若该指令执行时 CF=1，ZF=0，NF=0，则该指令执行后 PC 的值又是多少？请给出计算过程。

15	11	10	9	8	7	0
00000	0	1	1	11100011		

- (3) 实现“无符号数比较小于等于时转移”功能的指令中，C、Z 和 N 应各是什么？
- (4) 以下是该指令对应的数据通路示意图，要求给出图中部件①~③的名称或功能说明。



45. (7 分) 某博物馆最多可容纳 500 人同时参观，有一个出入口，该出入口一次仅允许一个人通过。参观者的活动描述如下：

cobegin

参观者进程 i:

```

{
    ...
    进门;
    ...
    参观;
    ...
    出门;
    ...
}

```

coend

请添加必要的信号量和 P、V（或 wait（）、signal（））操作，以实现上述过程中的互斥与同步。要求写出完整的过程，说明信号量的含义并赋初值。

46. (8 分) 某计算机主存按字节编址，逻辑地址和物理地址都是 32 位，页表项大小为 4 字节。请回答下列问题。

(1) 若使用一级页表的分页存储管理方式，逻辑地址结构为：

页号 (20 位)	页内偏移量 (12 位)
-----------	--------------

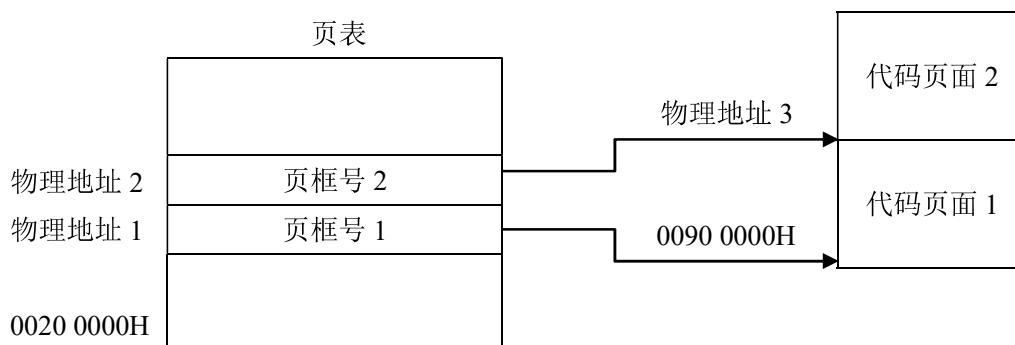
则页的大小是多少字节？页表最大占用多少字节？

(2) 若使用二级页表的分页存储管理方式，逻辑地址结构为：

页目录号 (10 位)	页表索引 (10 位)	页内偏移量 (12 位)
-------------	-------------	--------------

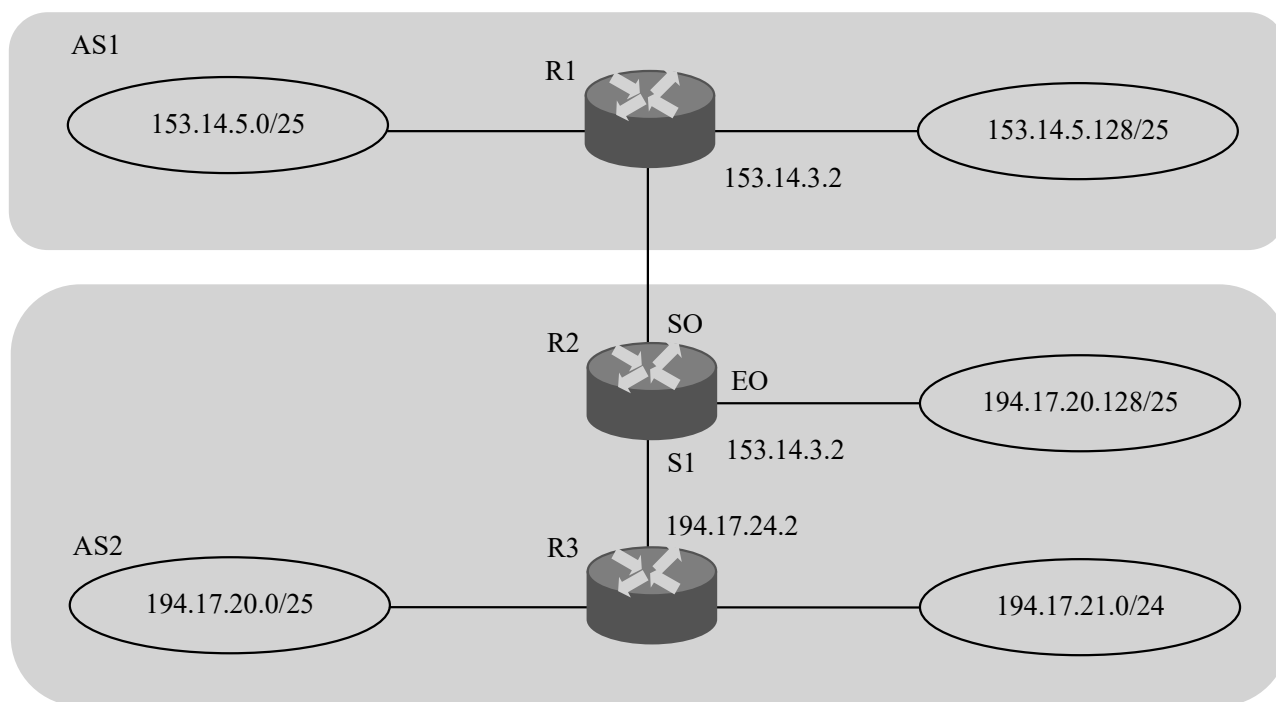
设逻辑地址为 LA，请分别给出其对应的页目录号和页表索引的表达式。

- (3) 采用 (1) 中的分页存储管理方式，一个代码段起始逻辑地址为 0000 8000H，其长度为 8 KB，被装载到从物理地址 0090 0000H 开始的连续主存空间中。页表从主存 0020 0000H 开始的物理地址处连续存放，如下图所示（地址大小自下向上递增）。请计算出该代码段对应的两个页表项的物理地址、这两个页表项中的页框号以及代码页面 2 的起始物理地址。



47. (9 分) 假设 Internet 的两个自治系统构成的网络如题 47 图所示，自治系统 AS1 由路由器 R1 连接两个子网构成；自治系统 AS2 由路由器 R2、R3 互联并连接 3 个子网构成。各子

网地址、R2 的接口名、R1 与 R3 的部分接口 IP 地址如题 47 图所示。



题 47 图 网络拓扑结构

请回答下列问题。

- (1) 假设路由表结构如下表所示。请利用路由聚合技术，给出 R2 的路由表，要求包括到达题 47 图中所有子网的路由，且路由表中的路由项尽可能少。

目的网络	下一跳	接口
------	-----	----

- (2) 若 R2 收到一个目的 IP 地址为 194.17.20.200 的 IP 分组，R2 会通过哪个接口转发该 IP 分组？
- (3) R1 与 R2 之间利用哪个路由协议交换路由信息？该路由协议的报文被封装到哪个协议的分组中进行传输？